

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2001-343957

(P2001-343957A)

(43) 公開日 平成13年12月14日 (2001. 12. 14)

(51) Int. Cl. ⁷	識別記号	F I	テ-マコ-ト ⁷ (参考)
G 0 9 G 3/36		G 0 9 G 3/36	
G 0 2 F 1/133	5 3 5	G 0 2 F 1/133	5 3 5
	5 7 5		5 7 5
G 0 9 G 3/20	6 4 1	G 0 9 G 3/20	6 4 1 P
	6 6 0		6 6 0 V

審査請求 未請求 請求項の数20 O L (全 35 頁) 最終頁に続く

(21) 出願番号 特願2001-73291 (P2001-73291)

(22) 出願日 平成13年3月15日 (2001. 3. 15)

(31) 優先権主張番号 特願2000-90699 (P2000-90699)

(32) 優先日 平成12年3月27日 (2000. 3. 27)

(33) 優先権主張国 日本 (J P)

(71) 出願人 000005108

株式会社日立製作所

東京都千代田区神田駿河台四丁目6番地

(71) 出願人 000233136

株式会社日立画像情報システム

神奈川県横浜市戸塚区吉田町292番地

(71) 出願人 000153476

株式会社日立マイクロソフトウェアシステムズ

神奈川県横浜市戸塚区吉田町292番地

(74) 代理人 100075096

弁理士 作田 康夫

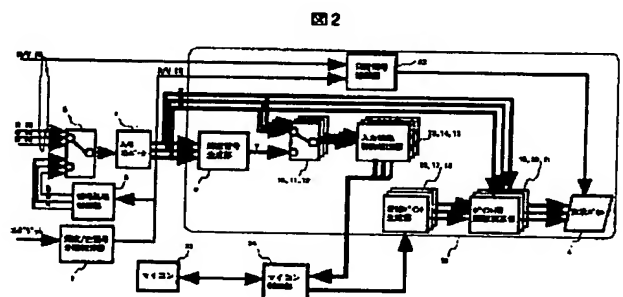
最終頁に続く

(54) 【発明の名称】 液晶表示装置

(57) 【要約】 (修正有)

【課題】 映像データに応じて適切なコントラストを得ることにより、映像を鮮明に表示することができる液晶表示装置を得る。

【解決手段】 入力映像特性検出部 13~15に入力されたR、G、B映像データもしくは、輝度データより任意期間での映像特性 (輝度分布、最大・最小値、平均値) を求め、マイコン制御部 24を介してマイコン 23に inputs。マイコン 23はこのデータを解析し、良好な表示状態を得るための折線ポイント・マスターデータ及び、折線ポイント補正データをマイコン制御部 24を介して折線ポイント生成部 16~18に出力する。折線ポイント生成部 16~18は出力階調特性を決める折線ポイントデータをポイント間階調演算部 19~21に出力し、ここでは折線ポイントデータと、入力R、G、B映像データを用いて演算処理を行いポイント間の出力階調データを求め、表示パネル 4に出力する。



(2)

1

【特許請求の範囲】

【請求項1】映像データを表示する液晶表示装置において、
入力された前記映像データの階調に対する輝度特性を検出する入力映像データ特性検出部と、
前記輝度特性に応じて、前記階調を補正する階調補正部と、
補正された前記階調を表示する液晶パネルとを備えたことを特徴とする液晶表示装置。

【請求項2】請求項1に記載の液晶表示装置において、前記階調補正部は、前記輝度特性中で、他の階調よりも発生頻度の高い階調の輝度が前記他の階調に比較して相対的に高くなるように、前記階調を補正することを特徴とする液晶表示装置。

【請求項3】請求項2に記載の液晶表示装置において、前記階調補正部は、前記発生頻度の高い階調の輝度が高くすることを特徴とする液晶表示装置。

【請求項4】請求項2に記載の液晶表示装置において、前記階調補正部は、前記発生頻度の高い階調に隣接する階調の輝度を低くすることを特徴とする液晶表示装置。

【請求項5】請求項1に記載の液晶表示装置において、前記階調補正部は、前記輝度特性中で発生頻度の高い階調が相対的にレベルが低い階調側に位置する場合に黒色を強調するように、前記階調を補正することを特徴とする液晶表示装置。

【請求項6】請求項1に記載の液晶表示装置において、前記階調補正部は、前記輝度特性中で発生頻度の高い階調が相対的にレベルが高い階調側に位置する場合に白色を強調するように、前記階調を補正することを特徴とする液晶表示装置。

【請求項7】請求項1に記載の液晶表示装置において、前記階調補正部は、前記輝度特性中で最大輝度値を含む階調の輝度が、前記液晶パネルの表示可能な最大輝度値に近づくように、前記階調を補正することを特徴とする液晶表示装置。

【請求項8】請求項1に記載の液晶表示装置において、前記階調補正部は、前記輝度特性中で最小輝度値を含む階調の輝度値が、前記液晶パネルの表示可能な最小輝度値に近づくように、前記階調を補正することを特徴する液晶表示装置。

【請求項9】請求項1に記載の液晶表示装置において、前記入力映像特性検出部は、前記輝度特性を、前記入力された映像データの1以上のフレーム数毎に検出することを特徴とする液晶表示装置。

【請求項10】請求項9に記載の液晶表示装置において、前記輝度特性は、前記1又は複数フレーム中の輝度分布と最大輝度値と最小輝度値と平均輝度値との少なくとも1つを含むことを特徴とする液晶表示装置。

【請求項11】請求項1に記載の液晶表示装置において

2

て、

さらに、前記入力された映像データの輝度データを生成する輝度信号生成部を備え、

前記入力映像特性検出部は、前記輝度データに基づいて前記階調特性を検出することを特徴とする液晶表示装置。

【請求項12】請求項1に記載の液晶表示装置において、

前記入力映像データ特性検出部は、

10 検出期間を設定する検出期間設定部と、

前記入力された映像データの階調を分割する分割数を設定する分割数設定部と、

前記検出期間設定部に設定された検出期間中、前記分割数設定部に設定された分割数により分割された領域における階調の発生頻度を累積する輝度分布検出手段と、

前記検出期間設定部に設定された検出期間中、前記分割数設定部に設定された分割数により分割された各領域の最大輝度及び、最小輝度を検出する最大・最少輝度検出手段と、

20 前記検出期間設定部に設定された検出期間中、前記分割数設定部に設定された分割数により分割された各領域の平均輝度を検出する平均輝度検出手段とを備えることを特徴とする液晶表示装置。

【請求項13】請求項1に記載の液晶表示装置において、

さらに、前記入力映像データ特性検出部によって検出された階調の発生頻度から各階調における補正係数を算出する階調補正係数生成部を備えることを特徴とする液晶表示装置。

30 【請求項14】請求項13に記載の液晶表示装置において、

前記階調補正係数生成部は、前記輝度特性を、補正された各階調の隣接する設定値間を結んだ直線又は折線又は曲線として算出することを特徴とする液晶表示装置。

【請求項15】映像データを表示する液晶表示装置において、

液晶パネルと、

前記液晶パネルを照らすバックライトと、

40 入力された前記映像データの階調に対する輝度特性を検出する入力映像データ特性検出部と、

前記輝度特性に応じて前記バックライトの光量を制御するバックライト制御部とを備えることを特徴とする液晶表示装置。

【請求項16】請求項15に記載の液晶表示装置において、

前記輝度特性は、1以上のフレームにおける平均輝度を含むことを特徴とする液晶表示装置。

【請求項17】請求項15に記載の液晶表示装置において、

60 前記バックライト制御部は、1以上のフレーム中の輝度

(3)

3

が他の1以上のフレーム中の輝度に比較して低い場合に、当該1以上のフレームにおける前記バックライトの光量を、前記他の1以上のフレームにおける光量より小さくすることを特徴とする液晶表示装置。

【請求項18】請求項15に記載の液晶表示装置において、

前記バックライト制御部は、1以上のフレーム中の輝度が他の1以上のフレーム中の輝度に比較して高い場合に、当該1以上のフレームにおける前記バックライトの光量を、前記他の1以上のフレームにおける光量より大きくすることを特徴とする液晶表示装置。

【請求項19】請求項15に記載の液晶表示装置において、

前記バックライト制御部は、前記入力された映像データの輝度が減少する場合に、前記バックライトの光量を減少させることを特徴とする液晶表示装置。

【請求項20】請求項15に記載の液晶表示装置において、

前記バックライト制御部は、前記入力された映像データの輝度が増加する場合に、前記バックライトの光量を増加させることを特徴とする液晶表示装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、映像データ（画像データ、テキストデータを含む。）を表示するための表示装置に係り、特に、液晶表示装置、CRT（Cathode-Ray Tube）ディスプレイ・デバイス、プラズマ・ディスプレイ・デバイス、EL（Electro Luminescence）ディスプレイ・デバイス等に関する。表示装置には、バックライトを有するものが含まれる。

【0002】

【従来の技術】従来、映像信号発生装置からの映像データの色変換方法及び、その変換装置としては、例えば、特開平11-275375号公報に開示されているように、多次元ルックアップテーブルに、変換後の色値が取り得る範囲の強化位置を取る格子点データについて、変換後の色値が取り得る範囲外の値も許容して、なるべく所望の色変換がなされるように補正值を設定しておき、色変換を行う際には、アドレス生成部に色変換すべき色信号を入力し、生成されたアドレスに対応して多次元ルックアップテーブルから出力された格子点データから補間演算部で補間処理し、入力された色信号に対応する変換後の色値を得るようにし、変換後の色値が取り得る範囲外の値となる場合には、階調変換部で境界値に変換するようになっていた。

【0003】

【発明が解決しようとする課題】しかしながら、前記従来技術では、多次元ルックアップテーブルに変換後の色値が取り得る範囲の境界部の格子点色値を設定し、格子点間を演算処理することで、ルックアップテーブルの容

4

量を増大することなく色変換が可能であるという基本的部分については述べられているものの、入力映像データを分析し、入力映像データの条件に合わせた最適な表示を行うためのルックアップテーブル設定手段については述べられていなかった。更に前記従来技術では、ルックアップテーブルの設定及び、設定値による格子間の演算方法による映像データによる色変換方法については述べられているものの、これに、バックライトなどの制御を併合し、良好な表示状態を得る手段については述べられていなかった。

【0004】更に他の従来例として、液晶表示装置は映像信号のAPL（Average Picture Level）の高低に対応して明るい階調や暗い階調の伸長を γ 補正回路で行い、液晶表示装置の表示画像のコントラストを向上させることが知られている。例えば特開平6-6820号に記載の γ 補正回路の様に、白レベル伸長用の γ 補正データを記憶した γ 補正メモリと、黒レベル伸長用の γ 補正データを記憶した γ 補正メモリを備えて、映像信号のAPLが予め設定した値よりも大きい場合、上記各々の γ 補正メモリのどちらかを選択して映像信号の γ 補正を行っていた。これにより映像信号のAPLの高低に応じて明るい階調や暗い階調の伸長を γ 補正回路で行うことができ、液晶表示装置の表示画像のコントラストを向上させることができる。

【0005】液晶表示装置に表示する映像信号としてはテレビジョン放送などの映像のほか、VTRやDVDから再生された映像信号やビデオカメラで撮影された映像、コンピュータグラフィックスで作成された映像などに加え、従来のアナログ式の放送から衛星放送などのデジタル放送への移行により放送チャンネルが大幅に増加され、映像信号源として多種多様なものとなっている。さらに、これら多種多様な映像信号は、従来のテレビジョンの範疇にとどまらずコンピュータの中にもこれら映像信号が取り込まれ、従来のコンピュータの表示データを表示するのに加え、映像信号が処理、加工されてディスプレイに表示されるようになって考えられる。

【0006】このように多種多様化する映像信号を液晶表示装置に表示する場合、映像信号のAPLの高低に応じて予め複数用意した γ 補正メモリの1つを選択して映像信号を γ 補正する上記従来技術は、あらゆる映像信号の持つ階調特性に対応するために多くの種類の γ 補正メモリを用意する必要がある。また現実には映像信号は時間をとともに映像シーンが次々と変わっていくものであり、各々の映像シーンに対応する最適な γ 補正メモリを数多く予め用意しておくということは、大量のメモリを必要とするのでコストの増大を招くだけであり現実的でない。また映像信号のAPLで γ 補正メモリを選択することは、異なる映像シーンでAPLが同一の場合は同じ γ 補正メモリが選択されるが、例えばAPLが低い場合、画面全体が平均的に暗い映像シーンなのか、大

(4)

5

部分が非常に暗い中に明るい部分がある映像シーンなのかの区別なく、同じγ補正が適用されるということである。このような場合異なるγ補正が適用されるべきであるが、上記従来技術では映像信号のAPLでγ補正メモリを選択するので、映像シーンに応じたきめ細かなγ補正を行うことはできない。

【0007】また、これまで表示装置として広く用いられているCRTは、電気信号と明るさの関係がおおよそ2乗の関係であるが、液晶表示装置は、図25に示す様に液晶を透過する光の量と電気信号の関係は、暗い方と明るい方でいずれも飽和する特性を持っている。液晶表示装置のこのような特有の特性を考慮して、映像信号のγ補正を行う必要があった。

【0008】

【課題を解決するための手段】本発明の目的は、映像データに応じて適切なコントラストを得ることにより、映像を鮮明に表示することができる表示装置（およびデバイス）を提供することにある。表示装置には、液晶表示装置が含まれる。

【0009】本発明の他の目的は、映像データに応じて適切なバックライトの光量を得ることにより、映像を鮮明に表示することができる液晶表示装置を提供することにある。

【0010】本発明の他の目的は、映像データに応じて適切なバックライトの光量を得ることにより、バックライトの光の利用効率を向上することができ、又は、バックライトを発行させるための消費電力を低減することができる表示装置を提供することにある。本発明は、入力された映像データの階調に対する輝度特性を検出し、その輝度特性に応じて階調を補正し、補正された階調を液晶パネルに表示する。

【0011】そして、好ましくは、輝度特性中で、他の階調よりも発生頻度の高い階調の輝度が他の階調に比較して相対的に高くなるように階調を補正する。

【0012】また、好ましくは、輝度特性中で発生頻度の高い階調が相対的にレベルが低い階調側に位置する場合に黒色を強調するように、階調を補正する。

【0013】また、好ましくは、輝度特性中で発生頻度の高い階調が相対的にレベルが高い階調側に位置する場合に白色を強調するように、階調を補正する。

【0014】また、好ましくは、輝度特性中で最大輝度値を含む階調の輝度が、液晶パネルの表示可能な最大輝度値に近づくように、階調を補正する。

【0015】また、好ましくは、輝度特性中で最小輝度値を含む階調の輝度値が、液晶パネルの表示可能な最小輝度値に近づくように、階調を補正する。又は、本発明は、入力された映像データの階調に対する輝度特性を検出し、輝度特性に応じてバックライトの光量を制御する。

【0016】そして、好ましくは、任意の1又は複数の

6

フレーム中の輝度が他の1又は複数のフレーム中の輝度に比較して低い場合に、相対的に前記バックライトの光量を小さくするまた、好ましくは、任意の1又は複数のフレーム中の輝度が他の1又は複数のフレーム中の輝度に比較して高い場合に、相対的に前記バックライトの光量を大きくする。

【0017】

【発明の実施の形態】以下、本発明の第1の実施例を、図面を用いて説明する。図1は、本発明技術を用いた表示システムの第1の実施例を示す構成図である。

【0018】図1において、1は任意の期間（例えば1フレーム期間）におけるR、G、B映像信号の輝度分布や最大・最小輝度、平均輝度等の映像信号の輝度特性を計測する映像特性検出部、2は入力映像特性検出部1により検出された映像信号の輝度特性から階調補正するための補正制御点を算出する折れ点生成部、3は折れ点生成部2で生成された階調補正制御点によりRGB映像信号の輝度特性を補正する折線近似階調補正部、4は階調特性を補正されたRGB映像信号を表示する液晶表示パネルである。

【0019】本発明は、テレビ放送やパソコン、ビデオ（VTR）、DVDなどから入力された映像信号の1フレーム毎に、輝度分布や最大・最小輝度、平均輝度といった映像信号の輝度特性を求め、これにより階調特性を1フレーム毎に決定し、当該決定された階調特性によって上記映像信号に対して階調補正を行い液晶表示装置に表示を行うことで、表示画質のメリハリ感や鮮明感を向上させるものである。以下、図1に示す本発明第1の実施例の詳細な構成と動作について図2乃至図14を用いて説明する。

【0020】図2において、5はパソコン（以下、PCと称す）などからのR、G、Bアナログ映像信号とビデオなどからのコンポジット信号をR、G、B、変換した信号を切替えるスイッチ回路、6はスイッチ回路5からのR、G、Bアナログ出力をデジタルデータに変換するA/Dコンバータ、7はビデオなどからのコンポジット信号を輝度信号と色信号とに分離する輝度/色信号分離制御部、8は分離制御部7からの輝度及び色信号をR、G、B信号に変換する信号処理制御部、9はA/Dコンバータ6からのデジタルR、G、B信号よりデジタル輝度データを生成する輝度信号生成部、10～12はA/Dコンバータ6からのR、G、B出力と輝度信号生成部9からの輝度信号出力（Y）を切替えるスイッチ回路、13～15はスイッチ回路からの出力より任意期間の入力映像信号の特性を検出する入力映像データ特性検出部（以下、「入力映像特性検出部」という。）、16～18は入力全階調領域を任意の領域に分割した際の各領域境界部の出力階調データを生成する折線ポイント生成部、19～21は隣接する階調領域の折線ポイント間の階調特性を求めるポイント間階調演算部、22はPCも

(5)

7

しくはコンポジットからの入力信号の水平、垂直及び帰線期間信号を出力のタイミングに合わせる同期信号制御部、23は本制御装置の全体制御を司るマイコン、24はマイコン23と他の制御部インターフェース処理を行うマイコン制御部、4は表示媒体の一例として液晶などを用いた表示パネル、25は輝度信号生成部9とスイッチ回路10~12と入力映像特性検出部13~15と折線ポイント生成部16~18とポイント間階調演算部19~21と同期信号制御部22と表示パネル4を含む液晶モジュール（ディスプレイ・デバイス）を示す。折線ポイント生成部16~18は、入力映像信号に対し入力映像信号に応じて階調特性を変換するので、入力映像信号に基づいてこれを補正するための補正係数を生成する為の階調補正係数生成部として動作しているといえる。ポイント間階調演算部19~21は、入力映像信号に対し階調補正係数生成部で生成された補正係数により補正されたデータを出力する。

【0021】以下、図2を用いて本発明による第1の実施例についての全体動作を説明する。まず、スイッチ回路5は、PCなどからのR、G、Bアナログ映像入力もしくは、ビデオなどからのコンポジット映像入力をR、G、Bアナログ信号に変換した信号のいずれかを選択する。ここで、コンポジット映像入力をR、G、Bアナログ映像信号に変換するには、まず、輝度/色信号分離処理部7で輝度信号と、色信号に分離し、この信号を信号処理制御部8で色差信号にした後R、G、Bアナログ信号に変換して出力する。スイッチ回路5で選択されたR、G、Bアナログ映像信号は、A/Dコンバータ6によってデジタル信号に変換された後、スイッチ回路10~12に入力されると共に、輝度信号生成部9にも入力する。輝度信号生成部では入力されるR、G、Bデジタル映像データより、画素毎（ここでの画素とはR、G、Bを合わせたデータを示す）の輝度値（Y）を求め、その結果をスイッチ回路10に出力する。スイッチ回路10~12は、A/Dコンバータ6からのR、G、B映像データもしくは、輝度信号生成部9からの輝度データ

（Y）のいずれかを選択し、入力映像特性検出部13~15へ出力する。入力映像特性検出部13~15は、入力されたR、G、B映像データもしくは輝度データ

（Y）から1フレーム中に出現する各輝度の割合を表す輝度分布や最大・最小輝度、平均輝度といった映像信号の輝度特性を1フレームごとに検出する回路である。そして、R、G、B映像データから検出する場合には各色同一回路を3系統備えることで、色毎の特性を検出することが可能であり、一方、輝度信号生成部9からの輝度データ（Y）から検出する場合には、画素毎の特性を1系統の回路で求めることが可能である。入力映像特性検出部13~15では1フレーム毎に入力したR、G、B入力映像データもしくは、輝度データ（Y）から階調分布特性、階調最大値・最小値及び、階調平均値を検出

8

し、マイコン制御部24へ出力する。ビデオなどからの動画などのように頻繁に映像データが変わる場合には、フレーム毎に映像信号の輝度特性を検出し、PCからの映像のように比較的動きの少ないような場合には、複数フレームを1つの期間として映像信号の輝度特性を検出することも可能である。

【0022】次に入力映像特性検出部13~15で検出された映像信号の輝度特性を示す検出データは、マイコン制御部24に送られる。マイコン制御部24は入力映像特性検出部13~15からの検出データをマイコン23からの要求に応じて検出データをマイコン23に出力する。マイコン23は検出データを元に折線ポイントデータを生成して、マイコン制御部24に出力する。なお、折線ポイントデータの生成方法の詳細については後述する。マイコン制御部24は、折線ポイントデータを折線ポイント生成部16~18に出力する。折線ポイント生成部16~18では、マイコン制御部24からの折線ポイントデータをポイント間階調演算部19~21に出力する。ポイント間階調演算部19~21は、上記折線ポイントデータにしたがって、A/Dコンバータ6からのR、G、Bデジタル映像データの階調特性を変換し、表示パネル4に変換後の階調データを出力する。ポイント間階調演算部19~21については、入力映像特性の検出形態が、R、G、B各色で行う場合もしくは、輝度信号生成部9による輝度データ（Y）で行う場合のいずれにおいても、A/Dコンバータ6からのデジタル映像データがR、G、Bで異なるため3系統備えるようにする。

【0023】次に各部の機能の詳細について説明する。図3は第1の実施例における輝度信号生成部9の動作説明図である。R、G、B映像データから輝度データ（Y）を生成する場合の各色の割合は例えば下式である。

$$\text{輝度データ (Y)} = 0.299 \times R (\text{赤}) + 0.587 \times G (\text{緑}) + 0.144 \times B (\text{青})$$

この輝度データ（Y）を算出する式はRGBの映像データにそれぞれ実数の係数がつけられた積和の演算であり、これをハードウェアで正確に処理することは回路規模の増大、処理速度低下などにより困難である。そこで、この積和の演算をハードウェアで容易に実現できるように演算の簡略化をおこなう。ここで、生成された輝度データは、それ自身が表示データとなるものではなく、表示データの特性を得るためのものであるため、シフトと加算処理によりこれを実現することにした。図3では、R、G、Bが各々8ビットのデジタル映像データであるとし、R色は各々2ビットと5ビット右方向にシフト（右方向に1ビットシフトすることで2の除算となり、nビットシフトすることで、2のn乗の除算となる）し、G色は各々1ビットと4ビット右方向にシフトし、B色は3ビットシフトし、各シフトデータを全て足

9

し合わせることで上式に対する下記近似処理を可能とする。

輝度データ (Y) = $0.281 \times R$ (赤) + $0.563 \times G$ (緑) + $0.125 \times B$ (青)

以上により、輝度データ (Y) を生成するための演算処理を簡略化することができるのでハードウェアで容易に実現することができる。尚、ソフトウェアで実現してもよい。

【0024】つぎに、図2の入力映像特性検出部13～15の詳細な構成と動作を、図4を用いて説明する。

【0025】図4において、26は1回の検出期間を設定する検出期間設定部、27は入力全階調領域の分割数を設定する入力階調分割数設定部、27は入力映像データが入力階調分割数設定部28で設定した各分割領域のいずれに該当するかを検出する入力映像データ階調領域検出部、29は階調の最も低い領域のデータをカウントする第1階調領域カウンタ、30は同じく2番目に低い領域のデータをカウントする第2階調領域カウンタ、31は同じく最も高い領域のデータをカウントする第n階調領域カウンタ、32は1回の検出期間において階調の最も低い領域のデータ総数を保持する第1データホールドラッチ、33は同じく2番目の領域のデータ総数を保持する第2データホールドラッチ、34は同じく最も高い領域のデータ総数を保持する第nデータホールドラッチ、35は第1階調領域カウンタ29のカウント値をm倍するm倍乗算回路、36は同じく第2階調領域カウンタ30のカウント値を2*m倍する2*m倍乗算回路、37は同じく第n階調領域カウンタ31のカウント値をn*m倍するn*m倍乗算回路、38は各乗算回路の出力データを加算する加算回路、39は加算回路38の出力をn*mで除算するn*m除算回路、40は除算回路39の出力を平均輝度値として保持する平均輝度データ・ホールドラッチ、41はシリアルに送られてくる映像データと後述するドットデータラッチ回路43とを比較して大きい方のデータを選択し出力する大小比較回路、42は同じくシリアルに送られてくる映像データと後述するドットデータラッチ回路43とを比較して小さい方のデータを選択し出力する大小比較回路、43は大小比較回路41の出力をラッチするドットデータラッチ回路、44は同じく大小比較回路42の出力をラッチするドットデータラッチ回路、45はドットデータラッチ回路43の出力データを上記検出期間設定部26で設定された任意期間内の最大輝度データを保持する最大輝度データ・ホールドラッチ、46は同じくドットデータラッチ回路44の出力データを上記検出期間設定部26で設定された任意期間内の最少輝度データを保持する最少輝度データ・ホールドラッチである。

【0026】また、入力映像データの輝度分布を検出する輝度分布検出部200は、入力映像データ階調領域検出部28、第1階調領域カウンタ29、第2階調領域カ

(6)

10

ウンタ30、第n階調領域カウンタ31、第1データホールドラッチ32、第2データホールドラッチ33、第nデータホールドラッチ34とを備える。入力映像データの輝度の平均値を検出する輝度平均値検出部201は、m倍乗算回路35、2*m倍乗算回路36、n*m倍乗算回路37、加算回路38、n*m除算回路39、平均輝度データ・ホールドラッチ40とを備える。入力映像データの輝度の最大値及び／又は最小値を検出する輝度最大・最小値検出部202は、大小比較回路41、42、ドットデータラッチ回路43、44、最大輝度データホールドラッチ45、最小輝度データホールドラッチ46とを備える。

【0027】まず、マイコン制御部24からの制御により、検出期間設定部26に1回の検出期間を設定する。本実施例では、映像信号のようにフレーム毎にその表示の内容が変化しているため、1回の検出期間を1フレームとして設定した場合について説明する。なお、パソコンなどの様に表示の内容がほとんど変化しないような場合は、1階の検出期間を複数のフレームとして設定してもよい。検出期間設定部26の出力は、後述するように各検出機能部の最終段データ・ホールドラッチ用のラッチクロックとなる。一方、マイコン制御部24からの制御により、入力映像データの明るさ(例えば輝度データY)の大きさを分割する数を入力階調分割数設定部27にて設定する。ここでは一例として入力全領域を256階調(8ビット)とし、分割数を8分割に設定するものとする。入力階調分割数設定部27からの出力は入力映像データ階調領域検出部28に入力する。ここでは入力映像データの階調値が、入力階調分割数設定部27からの分割領域のいずれに該当するかを判断し、その領域に対応する領域カウンタ用クロックを出力する。ここで、各領域の階調範囲は入力全階調領域が256階調、分割数が8であることより32階調毎の領域となる。従って、入力映像信号の特性検出精度を向上するためには、分割数を大きくし、各分割領域の階調数を少なくすればいいが、精度を向上することは回路の増大にもなるので、用途によって精度を変更できるようにしてもよい。入力映像データ階調領域検出部28からのクロックにより第1階調領域カウンタ29、第2階調領域カウンタ30及び、第n階調領域カウンタ31で各階調領域毎のデータ数をカウントし、検出期間設定部26による設定期間の間、第1データ・ホールドラッチ32、第2データ・ホールドラッチ33及び、第nデータ・ホールドラッチ34で輝度分布データとして保持することで輝度分布の検出を行う。

【0028】輝度平均値の検出は、第1階調領域カウンタ29、第2階調領域カウンタ30及び、第n階調領域カウンタ31の各出力を各々、m倍乗算回路35、2*m倍乗算回路36、n*m倍乗算回路37で乗算し、各出力を加算回路38で加算、その出力をn*m除算回路

(7)

11

39で除算し、その出力を検出期間設定部26による設定期間の間、本実施例では1フレームの間、平均輝度データ・ホールドラッチ40で平均輝度データとして保持することで1フレーム毎の平均輝度の検出を行う。ここでmは各分割領域内の階調数を意味する。上記で述べたように入力を256階調とし、8分割に設定したので本例のmは32となる。従って、各乗算回路35-37及び、加算回路38を16ビット構成とすれば、除算回路39は $n \times m = 8 \times 32 = 256$ での除算となり、これは右方向8ビットのシフト処理(上位8ビットを選択)という簡易論理で実現できる。

【0029】輝度最大・最小値検出は、入力映像データとこれに対し1クロック遅延したドットデータラッチ回路43及び、ドットデータラッチ回路44出力を大小比較回路41、大小比較回路42に入力し、各々大きい方、小さい方のデータを判断し出力する。すなわち映像データはシリアルに送られてくるため、ドットデータラッチ回路43と映像データを大小比較回路41で比較し、常に大きいほうのデータを選択してドットデータラッチ回路43に出力し、1フレーム分の映像データを全て比較することで1フレーム毎の最大輝度のデータを得ることができる。また最小輝度についても大小比較回路42とドットデータラッチ回路44で同様に行うことができる。出力したデータは各々ドットデータラッチ回路43及び、ドットデータラッチ回路44でラッチし、その出力を検出期間設定部26による設定期間の間、最大輝度データ・ホールドラッチ45及び、最小輝度データ・ホールドラッチ46で各々最大、最小輝度データを1フレームの間保持することで1フレーム毎の最大及び最小輝度の検出を行う。

【0030】次に図1の折線ポイント生成部16~18の詳細について図5を用いて説明する。

【0031】図5は折線ポイント生成部16~18の内部構成図である。図5において、47は折線ポイントを設定する際に入力映像特性検出部13~15から検出した入力特性を、マイコン制御部24を介して反映するための入力映像特性帰還制御部、48は折線ポイント設定レジスタ用ライトクロック生成部、49~57は折線ポイントを保持する折線ポイント設定レジスタを各々示す。また、図2において折線ポイント生成部16~18は3系統あるが全て同じ構成のため、図5においては1系統について説明する。

【0032】また図5の説明においては、入力映像特性検出部13~15の説明と同じく、入力階調数を256階調、入力全階調領域を8分割した場合を例に説明する。まず、入力映像特性検出部13~15からの検出結果を反映させない第1の特性例の場合について説明する。第1の特性例は入力映像特性検出部13~15の特性検出結果にかかわらず、入力と出力が等価な特性を設定する例である。入力映像特性帰還制御部47はマイコ

12

ン制御部24からの各折線ポイント・マスターデータを直接設定する。したがって、第1の特性例では、マイコン制御部24からはリニアな特性のデータが直接設定される。図6に本設定による入出力階調特性を示す。図6では、各分割領域間の階調数を等しくする(1分割領域の階調数 $= 256 / 8 = 32$ 階調)ことで入出力等価(リニア)な特性となる。ここでリニアな特性を設定するため入力映像特性期間制御部47の動作の詳細を図7を用いて説明する。

10 【0033】図7は、入力映像特性帰還制御部47の構成図である。図7において、58はマイコン制御部24からの折線ポイント補正データ及び、折線ポイント・マスターデータを切替えるスイッチ回路、59は折線ポイント補正データ保持用レジスタ、60は折線ポイント補正データと、折線ポイント・マスターデータから生成する折線ポイントデータ生成部、61はスイッチ回路58もしくは、折線ポイントデータ生成部60からの出力のいずれかを選択するスイッチ回路を各々示す。図6に示すリニアな特性を設定する第1の特性例では、まずスイッチ回路58は(1)側を選択スイッチ回路61は常時(1)側を選択する。したがって折線ポイント補正レジスタ59及び、折線ポイントデータ生成部60の動作にかかわらずマイコン制御部24からの折線ポイント・マスターデータが直接折線ポイントレジスタの設定データとして出力され、折線ポイント設定レジスタ49~57に設定されることになる。折線ポイント設定レジスタ49は折線ポイント0を出力し、折線ポイント設定レジスタ50は、折線ポイント1を出力し、折線ポイント設定レジスタ51は折線ポイント2を出力し、折線ポイント設定レジスタ52は折線ポイント3を出力し、折線ポイント設定レジスタ53は折線ポイント4を出力し、折線ポイント設定レジスタ54は折線ポイント5を出力し、折線ポイント設定レジスタ55は折線ポイント6を出力し、折線ポイント設定レジスタ56は折線ポイント7を出力し、折線ポイント設定レジスタ57は折線ポイント8を出力する。

【0034】以上は、入出力特性がリニアな第1の特性例について説明したが、その他の入出力特性の例を以下、順に図を用いながら説明する。

40 【0035】まず第2の特性例として、入力映像特性検出部13~15からの輝度分布特性を反映して、折線ポイントを設定する例について説明する。第2の特性例では、検出した輝度分布特性中最も発生頻度の高い入力階調領域に対する出力輝度を上げることで、発生頻度の高い階調領域を強調する例である。図8に第2の特性例により設定された入出力階調特性例を示す。本例では、入力映像特性検出部13~15において、分割領域5に対する入力階調データの発生頻度が最も多いとして、この領域の輝度特性を強調している。すなわち、図4で説明した輝度分布検出部で検出された階調データ発生頻度か

60

(8)

13

ら、マイコン23は最も発生頻度の多い階調領域を求める。その結果、領域5が最も多いとすると、マイコン23からの制御により図7に示した入力映像特性期間制御部47の折線ポイント補正レジスタ59には階調値

(a)を設定し、折線ポイントデータ生成部60において、折線ポイント5のマスターデータと、折線ポイント補正レジスタ59の設定値を加算した階調データを折線ポイント5設定レジスタ54に設定する。これにより、領域5の輝度特性が更に急峻となり、この階調領域5のコントラストを高めるので映像を更に強調することができる。

【0036】次に第3の特性例として、同じく入力映像特性検出部13～15からの輝度分布特性を反映して、折線ポイントを設定する例について説明する。本例では、入力階調領域を低い領域(領域1～領域4)と、高い領域(領域5～8)の2つのグループに分け、入力映像特性検出部13～15からの輝度分布の最も多い領域が、低い領域にある場合には黒色を強調し、逆に高い領域にある場合には白色を強調するように制御するものである。この場合、輝度分布の最も多い領域が領域5～8にある場合の動作は、図8で示した第2の特性例と同じ動作なので説明は省略する。一方、輝度分布の最も多い領域が領域1～4にある場合の動作を図9とともに以下説明する。図9に第3の特性例による入出力階調特性例を示す。本例では、入力映像特性検出部13～15において、分割領域4に対する入力階調データの発生頻度が最も多いとしている。すなわち、上記第2の特性例の動作と同様に、マイコン23の制御により発生頻度の最も多い領域が判断される。この場合、領域4であるのでマイコン23は、図7で示した入力映像特性期間制御部47の折線ポイント補正レジスタ59には補正階調値

(b)を設定し、折線ポイントデータ生成部60において、折線ポイント3のマスターデータから、折線ポイント補正レジスタ59設定値を減算した階調データを折線ポイント3設定レジスタ52に設定することで実現する。この場合、折線ポイントデータ生成部60は減算回路を構成する。これにより領域4の輝度特性が更に急峻となり、当該領域4のコントラストを高めるので、映像を強調することができる。

【0037】次に第4の特性例として、第2及び第3の特性例を併合した例について説明する。この場合も入力映像特性検出部13～15からの輝度分布特性を反映して、折線ポイントを設定する。輝度分布特性検出部13～15より、最大及び、2番目に分布の多い分割階調領域に対し、映像データの特徴を強調するように制御するものである。図10に第4の特性例による入出力階調特性例を示す。本例では、入力映像特性検出部13～15において、分割領域6に対する入力階調データの発生頻度が最も多く、次いで分割領域4としている。すなわち、分割領域6に対しては、入力階調領域の高いグルー

14

プのため、折線ポイント補正レジスタ59の第1補正值(a)と、折線ポイント6のマスターデータを折線ポイントデータ生成部60で加算し、分割領域4に対しては、入力階調領域の低いグループのため、折線ポイント補正レジスタ59の第2補正值(b)を、折線ポイント3のマスターデータから折線ポイントデータ生成部60で減算することで最大及び、2番目に分布の多い分割階調領域の特徴を強調するように制御するものである。この場合、折線ポイントデータ生成部60は加算回路及び、減算回路の双方を構成する。

【0038】次に第5の特性例として、入力映像特性検出部13～15からの輝度最大値及び、最小値検出結果を反映して、折線ポイントを設定する例を示す。図11に最大輝度検出結果を反映した入出力階調特性例を示す。本例では、最大輝度が分割領域7の領域に含まれ、分割領域8に存在しなかった場合に領域1～7のダイナミックレンジを最大にするものである。そのため図5における入力映像特性帰還制御部47により、折線ポイント0～7に対して折線ポイント7の設定値を折線ポイント8の設定値と等しくし、折線ポイント0と、折線ポイント7を結ぶ直線上の各分割領域境界部との交点を、折線ポイント1から折線ポイント6までの各設定値とするようにしたものである。これにより表示装置の持つコントラストを最大限に生かし、全体の輝度特性を均一にし、高輝度部分を伸ばした表示特性を得ることができる。同様に、図12に最小輝度検出結果を反映した入出力輝度特性例を示す。本例では、最小輝度が分割領域1の領域に含まれ、分割領域0に満たなかった場合にダイナミックレンジを最大にするものである。すなわち、折線ポイント1の設定値を折線ポイント0の設定値と等しくし、折線ポイント1と、折線ポイント8を結ぶ直線上の各分割領域境界部との交点を、折線ポイント2から折線ポイント7までの各設定値とするようにしたものである。これにより全体の輝度特性を均一にし、低輝度部分を伸ばした特性を得ることができる。

【0039】以上のように、映像データに与える輝度特性について、入力映像特性検出部13～15の検出結果を折線ポイント生成部16～18で反映させることにより、良好な表示状態を得ることができ、多種多様な入出力階調特性を得ることが可能である。無論、入力映像特性検出部13～15の検出結果を反映させなくても、入力階調特性を変更することは可能である。次に図2におけるポイント間階調演算部19～21について図13を用いて説明する。ポイント間階調演算部19～21は、入力階調データについて、折線ポイント生成部16～18で設定した折線ポイントに従いポイント間の出力階調データに変換するためのものである。図13にポイント間階調演算部19～21の構成図を示す。ポイント間階調演算部19～21は、入力映像特性検出部13～15の入力形態により、R、G、B形式で入力する場合に

(9)

15

は、各々独立に設定するよう3系統備え、輝度信号生成部9からの出力による輝度データ(Y)形式で入力する場合には、R、G、B共通となるため1系統備える。図13において、62は折線ポイント生成部16~18からの折線ポイント設定値のうち、最上位階調以外の8個の設定値から1つを選択するセクタ回路、63は同じく最下位階調以外の8個の設定値から1つを選択するセクタ回路、64はセクタ回路62及び、セクタ回路63により選択された折線ポイント設定値から、ポイント間の階調データを求める階調演算制御部を各々示す。また、同様、入力全階調領域を8分割、入力映像データ256階調(8ビット)とした場合を例に示す。さらに入力映像データは8ビットであるので、これをIND[7:0]と表記する。また、折線ポイント0~8をそれぞれPOS0~POS8と表記する。

【0040】まず、入力映像データIND[7:0]の内、上位3ビットIND[7:5]により、セクタ回路62及び、セクタ回路63から各々折線ポイント設定値を選択する。ここでセクタ62には下位よりレジスタPOS0からPOS7の順に入力し、セクタ63には下位よりレジスタPOS1からPOS8の順に入力する。従って例えば、入力映像データの上位3ビットIND[7:5]が“000”であったとすると、セクタ回路62はPOS0を選択し、セクタ回路63はPOS1を選択し、同様にIND[7:5]が“001”であったとすると、セクタ回路62はPOS1を選択しセクタ回路63はPOS2を選択する。以下同様に、IND[7:5]の値に応じてPOS0~POS8がセクタ回路62、63で選択される。各セクタから選択された設定値は、階調演算制御部64に入力し、ここで演算処理を施して出力映像の階調データを得る。階調演算制御部6403の動作は、例えば下式に従った演算を行う。

$$\text{OUTD}[7:0] = \text{SEL}1 + (\text{SEL}2 - \text{SEL}1) \times \text{IND}[4:0] / 32$$

ここで、OUTD[7:0]は階調演算制御部64の出力する演算後の階調で一たであり、SEL1はセクタ62で選択された折線ポイント、SEL2はセクタ63で選択された折線ポイントである。図14は上式を説明するための階調特性図を示し、1つの分割領域に注目したものである。また、入力映像データIND[7:0]の上位3ビットIND[7:5]が“100”の場合を示す。ポイント間階調演算部19~21の動作から、セクタ62はPOS4を選択し、セクタ63はPOS5を選択し、入力映像データIND[7:0]は領域5内のデータであることが分る。そこで階調演算制御部64は、入力映像データの下位5ビットIND

[4:0]に対して、POS4とPOS5の間を直線で結んだ上式にしたがって出力階調OUTD[7:0]を計算して出力する。この出力されたOUTD[7:0]

16

は、入力映像データIND[7:0]を図6、図8~図12に示すような特性にしたがって変換されたものであり、このOUTD[7:0]が表示パネル4に出力され画像が表示される。

【0041】以上のように、本発明の第1の実施例に拠れば、フレーム期間毎の入力映像データの階調分布特性や最大輝度、最小輝度に応じて輝度特性を設定することができ、特に最も頻度の高い階調分布領域のコントラストを強調することにより、映像を鮮明に表示することができ、更に最大、最小輝度に応じて表示装置のコントラスト特性を活かした表示を行うことが可能となる。

【0042】なお、第1の実施例では、マイコン23及びマイコン制御部24を用いて、入力映像特性検出部13~15で検出した入力映像信号の特性を元に、マイコン23にて所望の階調特性となるように処理を行い、折線ポイント生成部16~18及びポイント間階調演算部19~21を制御して入力映像信号の階調特性を変換して表示パネルに出力していた。そこで、回路構成をより簡単にするため、マイコン23及びマイコン制御部24を用いず、入力映像特性検出部13~15で検出した入力映像信号の特性を直接に折線ポイント生成部16~18に入力する構成としてもよい。この場合、マイコン23のソフトウェアによる柔軟な制御ができなくなり、回路により制御動作が固定されてしまうが、マイコン23に関する部品の点数を削減することができる。したがって、液晶モジュール内に本実施例の回路を内蔵することが可能となり、入力映像信号にしたがって階調特性を自ら最適に設定することができる液晶モジュールを実現することが可能となる。図15は本発明技術を用いた第2の実施例を示す構成図である。本実施例では第1の実施例に対し、バックライトの光量を制御するための、バックライト制御部65を新たに備えたものである。なおその他の部分については第1の実施例で述べたものと同一なので詳細な説明は省略する。図16にバックライトの光量制御の概念を示す。バックライトの光量制御は、入力映像特性検出部13~15による平均輝度の検出結果により制御される。ここで平均輝度とは、入力された映像データから輝度値Yを算出し、1フレーム分の輝度値Yの平均を求めたものである。そして、第2の実施例は、平均輝度が高いときはバックライトの光量を増加させ、平均輝度の低いときはバックライトの光量を減少させる。そこで、入力映像データを階調変換して液晶に表示させる第1の実施例に加え、バックライトの光量を平均輝度に応じて制御させることで、図16に示すように見かけ上の輝度を更に増減することができる。これにより映像表示に明暗のメリハリをつけ、迫力ある映像を表示することが特徴である。図17に本実施例によるバックライト制御動作フローチャートの一例を示す。まず、マイコン23及び、マイコン制御部24により、折線ポイント生成部16~18に折線ポイント設定値を設定す

(10)

17

る。このとき設定される折線ポイントは、第1の実施例で説明した通りである。また同時に入力映像特性検出部13～15により、入力映像データに対する輝度の平均値を求める。マイコン23は、輝度平均値に応じて図17のフローチャートにしたがって処理する。マイコン23は、まず輝度平均値が領域3の階調以上であるか確認する。領域3以上でなければ入力映像データは暗めであると判断し、バックライト制御部65によりバックライトの光量を下げる。ここで、光量をどこまで下げるかについては一例として、求めた平均輝度の精度が256階調(8ビット)、バックライトの調光範囲も256ステップ(8ビット)であるものとし、バックライトの調整値が、平均輝度データと一致した時点が良好な表示状態とする。入力映像特性検出部13～15は、検出期間設定部26による間隔で検出データを更新するため、これに合せて再度バックライト制御も行なわれる。ここでは、データ検出する間隔を1フレームとする。検出輝度の平均値が領域3以上であれば、次に領域6以下であるか確認する。領域6以下であれば結局検出された平均輝度は領域3以上、領域6以下ということになり、バックライト制御部65によるバックライト光量の制御は行わない。逆に領域6以下ではないと判断したら、入力映像データは明るめの映像であると判断し、暗めの映像の場合と同じアルゴリズムにより、バックライトの光量を上げる。つまり、映像データに応じて適切なバックライトの光量を得ることができるため、映像を鮮明に表示することができる。

【0043】以上のように、映像信号の平均輝度に応じてバックライト光量を調節する第2の実施例は、バックライトの発する光を有効活用できるという効果がある。液晶は自ら発光するのではなく、液晶を透過する光の量を表示データにしたがって制御しているため、これをディスプレイとするためにはバックライトが必要である。しかしこのバックライトは表示している間は常に発光する必要がある、特に表示内容が暗い映像シーンである場合は、バックライトの光のほとんどが液晶で遮断されることになるため光の利用効率という点で悪い。しかし、本発明第2の実施例によれば、平均輝度に応じてバックライトの光量を増減させるため、暗い映像のときはバックライトの光を減少させ、明るい映像のときはバックライトの光を増加させる。したがって、バックライトの光の利用効率も向上し、又は、バックライトを発光させるための消費電力も低減することができる。

【0044】以上のように、本発明によれば、フレーム期間毎の入力映像データの階調分布特性や最大輝度、最小輝度に応じて階調特性を設定することができ、特に最も頻度の高い階調分布領域のコントラストを強調することにより、映像を鮮明に表示することができ、更に最大、最小輝度に応じて表示装置のコントラスト特性を活かした表示を行うことが可能となる。

18

【0045】さらに、液晶モジュール内に本実施例の回路を内蔵することにより、入力映像信号にしたがって階調特性を自ら最適に設定することができる液晶モジュールを実現することが可能となる。

【0046】さらにまた、映像信号の平均輝度に応じてバックライト光量を調節することで、バックライトの光の利用効率を増大させることができ、バックライトを発光させるための消費電力も低減することができる。次に本発明第3の実施例を図18から図24を用いて説明する。第3の実施例は、第1の実施例で述べた映像特性に応じた階調補正を行う液晶表示装置のうち、特に輝度分布を検出してこれに従って階調補正を行う液晶表示装置についてのより具体的な構成と、マイコン制御部24を用いることなしで階調補正を実施する例である。

【0047】始めに第3の実施例の説明で用いる各図の概略説明とそれぞれの図に用いている符号を説明する。

【0048】図18は、本発明を適用した液晶表示装置の第3の実施例のブロック図であり、71はパソコンやTVチューナ等の信号源から送られてくるカラー映像信号、72はカラー映像信号71の1フレーム中の明るさの分布を検出するヒストグラム検出回路、73はヒストグラム検出回路72が出力するヒストグラム値、74はヒストグラム値73から補正のための階調制御点を算出する階調制御点算出回路、75は階調補正点算出回路4が算出する階調制御点、76は階調制御点75から任意の曲線でカラー映像信号71の階調を補正する任意曲線補正回路、77は任意曲線補正回路76で階調補正されたカラー表示データ、78はカラー表示データ77でカラー表示を行う液晶モジュールである。

【0049】さらに図19は図18におけるヒストグラム検出回路72の構成を示す図であり、79はカラー映像信号71から明るさを示すY値を計算するY値計算回路、80はY値計算回路79で計算されたY値である。また81はパルス発生回路、82、83、84、85、86、87、88はパルス信号であり、パルス発生回路81はY値に応じて複数のパルス信号82、83、84、85、86、87、88のうちの1つにパルスを発生する回路である。89、90、91、92、93、94、95はカウンタであり、上記複数のパルス信号82、83、84、85、86、87、88を各々数え上げるカウンタであり、これらカウンタは1フレーム毎にクリアされる。これによりフレーム毎のパルスの数を数え上げることができる。96、97、98、99、100、101、102は各々上記カウンタで数え上げられたカウント値、103はラッチであり、ラッチ103は上記各々のカウント値を1フレーム毎にラッチして一時保持する。104、105、106、107、108、109、110は各々ラッチされたカウント値で、これが上記ヒストグラム値73である。

【0050】さらに図20は図19におけるY値計算回

(11)

19

路79の回路の一例を示す図である。R映像信号を、2ビット右にシフトさせると0.25の信号が出力され、R映像信号を、4ビット右にシフトさせると0.0625の信号が出力される。0.25の信号と0.625の信号を加算すると、0.3125の信号が出力される。G映像信号を1ビット右にシフトさせると0.5の信号が出力され、G映像信号を4ビット右にシフトさせると0.0625の信号が出力される。0.5の信号と0.0625の信号を加算すると、0.5625の信号が出力される。B映像信号を3ビット右にシフトさせると0.125の信号が出力される。そして、0.3125の信号と0.0625の信号と0.125の信号とを加算すると、輝度信号(Y)が得られる。

【0051】さらに図21は図18における階調制御点算出回路74の構成を示す図であり、111はヒストグラム検出回路72で検出された1フレーム中のカラー映像信号の明るさのヒストグラム値73を一定の平均値に正規化する正規化回路であり、112は正規化されたヒストグラム値から補正値を計算する補正値計算回路、113は補正の強度を示す補正強度kを生成する補正強度生成回路、114は基準となる階調補正特性を発生する基準特性生成回路、115は加算器であり、加算器115の出力が階調制御点75となる。さらに図22は図18における任意曲線補正回路76の構成を示す図であり、116、117、118はそれぞれRGBで構成されるカラー表示データ71を階調変換する折線近似回路であり、各々の折線近似回路は階調変換した後、各々RGBで構成されるカラー表示データ77を出力する。また図22は、RGBで構成されるカラー映像信号71のうちのR色のみの回路を詳細に示しているが、G色およびB色も同じ回路で構成できるので省略してある。119、120は補正係数5を選択するためR色カラー映像信号の上位3ビットで制御されるセクタ、121、122は各々セクタ119、120で選択された制御点、123はR色カラー映像信号の下位5ビットと制御点119、120で計算される直線近似補間回路である。

【0052】さらに図23は図18におけるヒストグラム検出回路72で出力されるヒストグラム値73をグラフ化した図である。

【0053】さらに図24は図18における任意曲線補正回路76の入力階調と出力階調の関係をグラフ化した図である。

【0054】次に第3の実施例の動作を詳細に説明する。図18において、カラー映像信号71はRGBを表わすカラーデータであり、パーソナルコンピュータの出力する映像信号やテレビジョン放送などの映像信号の他、VTRやDVDから再生された映像信号、ビデオカ

20

メラで撮影された映像、コンピュータグラフィックスで作成された映像等を含むカラー表示データである。このカラー映像信号71はヒストグラム検出回路72と任意曲線補正回路76に各々入力される。ヒストグラム検出回路72は、1フレーム中のカラー映像信号71の明るさの頻度分布を調べ、結果をヒストグラム値73として出力し、階調制御点算出回路74に出力する。階調制御点算出回路74は、ヒストグラム値73を元に任意曲線補正回路76に与える階調特性補正のための階調制御点75が計算され、任意曲線補正回路76に出力する。任意曲線補正回路76は、入力階調と出力階調との関係が階調制御点75で定められた特性となるようカラー映像信号71を階調補正し、カラー表示データ77として液晶モジュール78に出力する。

【0055】さらにヒストグラム検出回路72の動作の詳細を図19、図20、図23を用いて説明する。図19は、ヒストグラム検出回路72の詳細な構成図である。ヒストグラム検出回路72に入力されたカラー映像信号71は、Y値計算回路でカラー映像信号71の明るさを示すY値が計算される。ここで本実施例ではカラー映像信号71はRGBのカラー信号であり、RGB各々8ビット(256階調)のデジタルデータであるとする。そこでこのときY値は、 $Y = 0.299R + 0.587G + 0.114B$ で定義され、上式の計算によりRGBカラー信号からY値が計算される。なおY値は8ビットのデジタル値となる。

【0056】ところで、上式の計算の実際であるが、RGBの各々の値に付加されている実数定数の乗算を近似して、図20に示す様な近似計算回路を用いてもよい。一般に乗算器の回路規模は大きく、特に実数の乗算器であることから大規模の大きなものになってしまう。そこでY値の計算の近似を行い、RGBは各々8ビットのデジタル値である特徴を生かして、乗算するのではなくビットシフトと加算の計算で近似することにより回路の規模を削減することができる。図20の近似計算回路は、例えばR色の計算は、2ビット右シフトと4ビット右シフトを加算して0.3125倍のR色信号を作り、同様に図20に示す様なビットシフトと加算を行い0.5625倍のG色と0.125倍のB色を作り、最後に全てを加算してY値80を求める。このようにして求めたY値80は、次にパルス発生回路81に入力される。

【0057】パルス発生回路81は、Y値80の値に応じてパルス信号82～88の1つをパルス出力する回路で、その動作の詳細を表1に示す。

【0058】

【表1】

(12)

21

22

表 1

区分	Y値80	パルス出力
1	0～31	パルス信号82
2	32～63	パルス信号83
3	64～95	パルス信号84
4	96～127	パルス信号85
5	128～169	パルス信号86
6	160～191	パルス信号87
7	192～223	パルス信号88
8	—	—

表1に示す様に、Y値80が0～32のときパルス信号82にパルスを出力し、Y値80が33～64のときパルス信号83にパルスを出力し、以下同様にY値80の値に対応してパルス信号を出力する。なおY値80は上記で述べたように8ビットのデジタル値であるので、そのとりうる値の範囲は0から255である。後述するが本実施例では折線近似の階調補正を行うための制御点の数に合わせて、Y値80の値の範囲を8等分し、値を32段階毎に区分して、Y値80に応じてパルス出力するようにした。なお表1ではY値80が224～255の間を示す区分8に相当する部分の記載がないが、これは区分1～区分7を正しく求めれば区分8は一意に求められるから回路を省略したのである。すなわち表示解像度が例えば640×480画素の場合、画素の総数は307200画素であるので、区分1～区分7までのパルスの総数がわかれば画素の総数から求められるということである。なお後述するように本実施例の動作には影響ないので、区分8に相当する回路は省略した。

【0059】以上のようにパルス発生回路81は、Y値80に応じてパルス信号82～88を各々カウンタ89～95に出力する。そしてカウンタ89～95は各々Y値80が区分1～区分7に対応してパルスを数え上げる。各々数え上げられたパルス数は1フレーム毎にラッチ103によりその値が一時保持され、これがヒストグラム値73として出力される。このときのヒストグラム値73をグラフ化した一例を図23に示す。図23に示す様に各区分毎にY値80の発生頻度が数え上げられ、当該の1フレーム中のカラー映像信号の明るさの頻度分布が得られる。

【0060】また、図23のヒストグラムであるが、頻度の高いH4、H5、H6の区分の階調は、当該フレームのカラー映像信号71の中でも多くの部分を占めているということであり、このカラー映像信号71を表示したとき、表示画面の多くの面積を占めているということである。一方、頻度の低いH1、H2の区分の階調は、表示画面に占める割合は少ないということである。したがって、表示面積の多くを占めている階調区分の表示データのコントラストを強調し、表示面積に占める割合の少ない階調区分の表示データのコントラストを抑えるこ

とで、表示にめりはりをつけることができる。そこでこのヒストグラムの頻度分布から直接に階調特性をもとめて表示データの階調特性の変換を行うようにすればよい。

【0061】次にこのようなヒストグラム値73から階調制御点75を算出する回路の動作を図21を用いて説明する。図21は階調制御点算出回路74の構成図である。上記の様に求められたヒストグラム値73は、正規化回路111に入力される。ヒストグラム値73の各々の頻度の合計は表示解像度に等しく、例えば640×480ドットの解像度の場合、頻度の合計は307200個となる。ヒストグラム値73はY値80の取りうる0～255を8等分に区分して各々の頻度を求めたものであるので、各々の区分の頻度の単純平均は、頻度の合計の8分の1の38400個である。正規化回路41は、この単純平均の値38400個を32個に正規化する回路である。なお正規化されたヒストグラムの各々の区分の頻度は各々、図21のように正規化頻度H1～H7とする。また正規化後の頻度の単純平均は32個であるがこれを記号 δ と表記する。

【0062】次にこの正規化頻度H1～H7は、補正強度生成回路113からの補正強度 k とともに補正值計算回路112に入力され、階調変換のための階調補正值R1～R7が算出される。補正值計算回路112は、第1～第7の補正值計算回路で構成されており、各々の計算回路は次式による計算がなされる。

$$R_1 = k (H_1 - \delta)$$

$$R_2 = k (H_2 - \delta) + R_1$$

$$R_3 = k (H_3 - \delta) + R_2$$

$$R_4 = k (H_4 - \delta) + R_3$$

$$R_5 = k (H_5 - \delta) + R_4$$

$$R_6 = k (H_6 - \delta) + R_5$$

$$R_7 = k (H_7 - \delta) + R_6$$

上式において、各々の変数は図21に記載のとおりであり、この式の意味するところは、頻度の平均 δ に対して正規化頻度H1～H7の差分が階調補正值R1～R7になるということである。したがって正規化頻度H1～H7の値が平均 δ よりも大きいときには、階調補正值R1～R7は正の値となる。正規化頻度H1～H7の値が平

(13)

23

均 δ よりも小さいときには、階調補正值 $R_1 \sim R_7$ は負の値となる。さらに各々の式には補正強度 k が係数として付加されているので、補正強度 k の値を上下することで階調補正值 $R_1 \sim R_7$ の大きさを変化させることができる。このような計算によって階調補正值 $R_1 \sim R_7$ が計算さ、加算器45に各々入力される。

【0063】加算器45は、基準特性生成回路114が生成する基準となる階調特性の基準点 $B_1 \sim B_7$ に対して、補正值計算回路112で計算された階調補正值 $R_1 \sim R_7$ で補正するための加算演算器であり、加算後の値 * 10

表 2

制御点	正規化頻度 H_n	補正強度 K	階調補正值 R_n	基準点 B_n	階調制御 L_n
P_1	15	0.5	-8	32	24
P_2	32		-8	64	56
P_3	40		-4	96	92
P_4	48		4	128	132
P_5	49		17	160	172
P_6	38		15	192	207
P_7	18		8	224	232
	16				

正規化頻度の平均値 $\delta = 32$ (一定)

表2は、カラー映像信号71のある1フレーム中に検出されたヒストグラムから、階調制御点算出回路74により階調制御点を算出するまでの間を数値で示したものである。正規化されたヒストグラムの各々の頻度 $H_1 \sim H_8$ は、表2に示す様な値を例とする。なおこの頻度 $H_1 \sim H_8$ の平均値 δ は32である。補正值計算回路112は、この正規化頻度 $H_1 \sim H_8$ のうち $H_1 \sim H_7$ について、数2にしたがった計算を行う。すなわち補正強度 k を0.5としたとき各々の正規化頻度 $H_1 \sim H_7$ から階調補正值 $R_1 \sim R_7$ が表2のように算出される。一方、基準点 $B_1 \sim B_7$ は、カラー映像信号71を階調変換するための基準となる特性を示すもので、この基準特性に対して階調特性を補正する。表2の基準点 $B_1 \sim B_7$ は、この基準特性がリニアな特性となるような値となっている。この基準点 $B_1 \sim B_7$ に対して階調補正值 $R_1 \sim R_7$ を各々加算して階調制御点 $L_1 \sim L_7$ を算出する。このように算出された階調制御点 $L_1 \sim L_7$ は任意曲線 γ 補正回路76に出力される。

【0066】次に、算出された階調制御点 $L_1 \sim L_7$ を

24

*が階調制御点 $L_1 \sim L_7$ となる。階調特性の基準点 $B_1 \sim B_7$ であるが、これはカラー映像信号71を階調補正するための基準となる階調特性を示すもので、この基準に対して明るさのヒストグラムに応じた階調特性を設定する。

【0064】以上のような階調制御点算出回路74の動作を表2により具体的な数値で示す。

【0065】

【表2】

用いて入力されたカラー映像信号71を階調補正する任意曲線 γ 補正回路76の動作を、図22を用いて説明する。任意 γ 補正回路76は3つの折線近似回路116、117、118で構成され、各々RGBの各色のカラー映像信号の階調変換を行う。各々の折線近似回路のうち、ここではR色の回路の動作を説明するが、G色およびB色の回路も同様の動作をするので説明は省略する。図22において、R色映像信号は8ビット(256階調)のデジタル映像信号であり、このうち上位3ビットはセクタ119及び120の選択制御信号として入力される。一方、R色映像信号の下位5ビットは直線近似補間回路123に入力される。なおR色映像信号の下位5ビットのデータを記号cと表記する。セクタ119、120に入力された上位3ビットのR色映像信号は、表3の真理値表にしたがって階調制御点 $L_1 \sim L_7$ と固定値"0" F0と固定値"255" F255のいずれかを選択する。

【0067】

【表3】

(14)

25

26

表 3

映像信号上位 3 ビット	セクタ 1 1 9 出力	セクタ 1 2 0 出力
000	固定値 "0"	L 1
001	L 1	L 2
010	L 2	L 3
011	L 3	L 4
100	L 4	L 5
101	L 5	L 6
110	L 6	L 7
111	L 7	固定値 "255"

選択された信号は直線近似補間回路 1 2 3 に制御点 1 2 1、1 2 2 として各々入力される。なお制御点 1 2 1 は記号 a、制御点 1 2 2 は記号 b と表記する。このように選択された制御点 a および b、また R 色映像信号の下位 5 ビットのデータ c をもとに直線近似補間回路 1 2 3 は、次式により計算され階調補正後の R 色階調データとして出力される。

$$y = a + (b - a) \cdot c / 32$$

この上式により定義される直線近似補間回路 1 2 3 により、入力されたカラー映像信号 7 1 は階調変換されカラー表示データ 7 7 として液晶モジュール 7 8 に出力され、画像が表示される。以上のように、図 2 2 に示す任意曲線 γ 補正回路 7 6 は階調制御点 7 5 が与えられることで、カラー映像信号 7 1 を任意の階調特性に変換されカラー表示データ 7 7 として出力される。さらにこの階調変換特性について図 2 4 を用いて説明する。

【0068】図 2 4 は、リニアな特性の基準特性に対して、本発明による階調変換回路を適用したときの γ 補正特性の一例である。またあわせて表 2 を参照しながら説明する。基準特性はリニアであるので、基準点 B 1 ~ B 7 は各々表 2 にあるような値となり、入力階調が「3 2」のとき出力階調（基準点 B 1）は「3 2」、入力階調が「6 4」のとき出力階調（基準点 B 2）も「6 4」、以下同様にして設定されている。本発明の実施例によれば、折線近似の γ 補正特性は制御点 P 1 ~ P 7 で制御される。この制御点 P 1 ~ P 7 を階調補正值 R 1 ~ R 7 に応じて基準点 B 1 ~ B 7 を上下させることで得られる折線近似の γ 特性が階調変換特性となる。これは表 2 において、基準点 B 1 ~ B 7 に階調補正值 R 1 ~ R 7 で補正することで階調制御点 L 1 ~ L 7 が計算され、この階調制御点 L 1 ~ L 7 で得られる階調特性が図 2 4 の制御点 P 1 ~ P 7 となる。このような階調特性を入力されたカラー映像信号 7 1 に適用して階調変換した後、液晶モジュール 7 8 にカラー表示データ 7 7 として出力する。

【0069】以上のように第 3 の実施例によれば、入力されたカラー映像信号 7 1 の明るさのヒストグラムに適合して、ヒストグラム上で頻度の高い区分の階調のコントラストを強調し、頻度の低い区分の階調のコントラストを抑えることで、表示のめりはりをつけることができる。しかもカラー映像信号に適合してコントラスト制御を行うために、多種多様な映像信号にも対応できる。特

に動画などの映像シーンが次々と変わっていく映像信号においても、常に最適なコントラスト制御を行うことができるので、液晶表示装置のもつ表示特性やコントラストを考慮した最適な画質で表示を行うことができる。

【0070】次に本発明の第 4 の実施例を図 1 8、図 1 9、図 2 5 ~ 図 2 8 を用いて説明する。第 4 の実施例の要点は、上記第 3 の実施例のヒストグラム検出回路 7 2 の特性を変更することで、液晶に特有の階調特性も考慮にいたれた階調補正を行うことができることが特徴である。始めに各図の説明と各々の図に用いられている符号を説明する。なお既に説明した図 1 8、図 1 9 の符号の説明は省略する。

【0071】図 2 5 は、液晶表示装置の液晶を透過する光の量と電気信号（電圧実効値）との関係を示す図である。

【0072】図 2 6 は、液晶表示装置の入力表示データ（階調データ）と液晶の光の透過率との関係を示す図である。

【0073】図 2 7 A、B は、液晶表示装置の入力（階調データ）と液晶の光の透過率との関係に対して、各ヒストグラム分布の区分を変更する様子を示す図である。

【0074】図 2 8 は、第 2 の実施例を実現するために、図 1 9 のパルス発生回路 8 1 の詳細な構成を示す図であり、1 3 0 は閾値設定レジスタであり Y 値 8 0 の値と比較するための基準となる閾値 S 1 ~ S 7 を発生する回路、1 3 1 ~ 1 3 7 は Y 値 8 0 と閾値 S 1 ~ S 7 を比較し閾値 S 1 ~ S 7 で定めた値に対応してパルスを出力する比較回路である。

【0075】次に本発明第 4 の実施例の動作を説明する。

【0076】図 2 5 は、一般的な液晶を透過する光の量と液晶印加電圧（電圧実効値）との関係を示し、液晶の透過率は透過率の高いほうと低い方でいずれも飽和する逆 S 字形の特性をもっている。このように液晶は光の透過率を変える性質をもっており、液晶表示装置では、この特性を利用して液晶の背景に光源（バックライト）を配置し、このバックライトの光を液晶に通し、液晶の光の透過率を制御することで明るさを変えている。したがって、液晶表示装置の明るさの特性もおおよそ図 2 5 の特性と等価であり、特性図の縦軸の液晶の透過率が液晶表示装置の明るさと読み替えればよい。このような液晶表示装置を表示させるための表示情報は、表示データ（階

(15)

27

調データ)として与えられる。表示データの多くは6ビット(64階調)もしくは8ビット(256階調)などの多階調が表現できるビット幅をもったデジタルデータである。したがって表示データを元に表示を行うためには、液晶表示装置内部でこの表示データを液晶印加電圧に変換するドライバ回路が内蔵されている。このドライバ回路によって、表示データ(階調データ)と液晶の透過率との関係は図26のようになる。多くの液晶表示装置では、逆S字形の液晶透過率特性をドライバ回路によって、表示データと液晶の透過率との関係はほぼ直線となるように調整されている。しかし液晶の透過率特性のばらつきなどでこの直線が図26に示す様に若干の曲線

*

表4

区分	Y値80		パルス出力
1	$0 \leq Y \text{ 値} < S1$	0 ~ 39	パルス信号82
2	$S1 \leq Y \text{ 値} < S2$	40 ~ 72	パルス信号83
3	$S2 \leq Y \text{ 値} < S3$	73 ~ 101	パルス信号84
4	$S3 \leq Y \text{ 値} < S4$	102 ~ 128	パルス信号85
5	$S4 \leq Y \text{ 値} < S5$	129 ~ 155	パルス信号86
6	$S5 \leq Y \text{ 値} < S6$	156 ~ 184	パルス信号87
7	$S6 \leq Y \text{ 値} < S7$	185 ~ 218	パルス信号88

表4に示す様に、Y値80が0以上S1未満のとき比較回路131がパルス信号82を出力し、Y値80がS1以上S2未満のとき比較回路132がパルス信号83を出力し、Y値80がS2以上S3未満のとき比較回路133がパルス信号84を出力し、以下同様に各々の比較回路が、各々の閾値に応じてパルス信号を出力する。したがって閾値S1~S7は各々の区分をきめる境界値となっている。また表4には閾値S1~S7の設定値の一例もあわせて記載している。表4の設定値の一例のように、Y値80を8区分する閾値S1~S7が不等間隔となっている。これは図26に示す様に、透過率の低い部分と高い部分の階調データに対する傾きが小さく、また透過率の中間部分の傾きが大きい階調特性をもつ液晶の階調特性そのものを補正するためである。そのため、図27(a)の様な階調特性をもたせる必要があり、Y値80の値の小さい区分と大きい区分は閾値の幅を広くとり、Y値80の中間的な値の区分では閾値の幅を狭くとりよう閾値S1~S7を設定する。これにより、Y値80の値の小さい区分と大きい区分は、Y値80の中間的な値の区分に対して相対的に頻度が高くなる。本発明のγ補正回路は第3の実施例でも述べたとおり、ヒストグラムの各区分の頻度に応じて階調特性が決まり、頻度が高い区分ほどその区分のコントラストをより強調するように働く。したがって、図26の階調特性をもつ液晶に対して、階調補正そのものを補正するようにγ補正回路が動作して、その結果、液晶表示装置としてはリニアな階調特性を得ることが可能となる。

【0079】さらに、閾値S1~S7を液晶の階調特性にあわせるだけでなく、例えば、図27(b)の様に階

28

*となることもある。そこでこのような液晶の透過率特性をさらに補正するため、第2の実施例では図18のヒストグラム検出回路72を図28に示す構成とする。

【0077】図28において、閾値設定レジスタ130は、Y値80と比較するための複数の閾値S1~S7を比較回路131~137に出力する。また、各々の閾値S1~S7は自由にその値が設定される。比較回路131~137はY値80と閾値S1~S7を比較して各々比較結果に応じてパルス信号82~88を出力する。比較回路131~137の動作を表4に示す。

【0078】

【表4】

調全体が明るくなるようにするためには、階調特性全体をリニアな特性に対してより明るくなるような特性に設定する。そのためY値80の値の小さい区分では閾値の幅を広くとり、Y値80の値の大きな区分になるにしたがって閾値の幅を徐々に狭くするように閾値S1~S7を設定する。これにより、ヒストグラムの各区分において、Y値80の値の小さな区分は大きな区分に対して相対的に頻度が高くなり、Y値80の値が小さい階調、すなわち暗い階調のコントラストをより強調するように働く。したがって、階調全体がより明るくなるように階調特性が設定され、表示の明るい液晶表示装置が得られる。

【0080】以上のように本発明第4の実施例によれば、ヒストグラム検出回路72の閾値S1~S7の設定を変更することで、液晶に特有の階調特性も考慮にいれた階調補正を行うことができるので、液晶表示装置としてリニアな階調特性の表示を提供することができる。さらに閾値S1~S7の設定により、液晶表示装置として自由な明るさが設定できる階調特性を得ることが可能となる。

【0081】次に本発明の第5の実施例を図29及び図30を用いて説明する。第5の実施例は、映像シーンが刻々と変化する動画表示において、映像シーンの変化による任意曲線γ補正回路76の階調補正特性の急激な変化を緩和するための実施例である。

【0082】始めに各図の概略説明と各々の図に用いている符号を説明する。なお、第3及び第4の実施例と同じ符号の部分は既に説明したとおりなので説明は省略する。

(16)

29

【0083】図29は、第5の実施例を適用した液晶表示装置のブロック図であり、140は階調制御点75に対してその値の変化を緩和するローパスフィルタ、141は変化を緩和された階調制御点であり、階調制御点141は、第3及び第4の実施例でも説明した任意曲線 γ 補正回路76に入力され、階調補正を行う。

【0084】図30は、ローパスフィルタ140の詳細な構成図であり、142はデジタルフィルタ、143、144、145はそれぞれ1フレーム期間遅延させる遅延回路、146は重み付けされた加算器である。なお図30では階調制御点L1に対するデジタルフィルタを記載したが、他の階調制御点L2～L7に対するデジタルフィルタも同じ構成なので説明は省略する。

【0085】次に第5の実施例の動作を説明する。

【0086】図30において、デジタルフィルタ142に入力された元の階調制御点L1は、遅延回路143に入力される。そして元の階調制御点L1に対して、遅延*

30

* 回路143の出力は1フレーム遅延された階調制御点L1を加算器146に出力するとともに遅延回路144に出力する。また遅延回路144は元の階調制御点L1に対して2フレーム遅延された階調制御点L1を加算器146に出力するとともに、遅延回路145に出力する。さらに遅延回路145は元の階調制御点L1に対して3フレーム遅延された階調制御点L1を加算器146に出力する。次に加算器146は、上記各々遅延された階調制御点L1の重み付けして加算する。元の階調制御点L1に対しては1/2の重み付けをし、1フレーム遅延された階調制御点L1に対しては1/4の重み付けをし、2フレーム遅延された階調制御点L1および3フレーム遅延された階調制御点L1に対しては各々1/8の重み付けをして全てを加算する。具体的な数値例を、表5を用いて説明する。

【0087】

【表5】

表5

フレーム	元の階調制御点	遅延回路143の出力	遅延回路144の出力	遅延回路145の出力	加算器146の出力
1	15	15	15	15	15
2	15	15	15	15	15
3	50	15	15	15	31
4	50	50	15	15	41
5	50	50	50	15	45
6	50	50	50	50	50
7	50	50	50	50	50
...

表5は、フレーム毎の元の階調制御点L1と各々遅延された階調制御点、加算器146の出力の値を示したものであり、第1及び第2フレームまでは階調制御点L1の値は「15」であったものが、第3フレーム以降、値が「50」に急激に変化した場合を想定している。表4に示す様に各遅延回路143、144、145の出力が各々1フレームずつ遅延されていく様子がわかる。そして各々遅延された階調制御点が加算器146で重み付け加算されて、加算器146の出力は表4のような値となる。その結果、元の階調制御点の値が第2フレームから第3フレームの間で「15」から「50」に急激に変化していたものが、第2フレームから第6フレームの間で「15」「31」「41」「45」「50」とその変化が緩和されている。この緩和された階調制御点の値を新たな階調制御点として任意曲線 γ 補正回路146に出力する。

【0088】以上のようにローパスフィルタ140を用いることで、映像シーンの変化にともない階調補正曲線が急激に変化することが緩和され、特に動画等の映像が

刻々と変化する映像に対して階調補正曲線も徐々にその特性が変化するのでなめらかな映像を表示することが可能となる。

【0089】次に本発明第6の実施例を図31を用いて説明する。第6の実施例は、カラー映像信号を一度フレームメモリに蓄えて1フレーム遅延した後に階調補正する回路の例である。

【0090】図31は、本発明第6の実施例を適用した液晶表示装置のブロック図であり、150はカラー映像信号71を1フレーム期間遅延させるためのフレームメモリ、151は1フレーム遅延されたカラー映像信号である。なおその他の部分は既に第3、第4の実施例で説明したものと同一なので説明は省略する。

【0091】次に第6の実施例の動作を説明する。図31において、入力されたカラー映像信号71はヒストグラム検出回路72とフレームメモリ150に各々入力される。ヒストグラム検出回路72は、第1及び第2の実施例で述べたようにカラー映像信号71の明るさの頻度を示すヒストグラムを検出してヒストグラム値73を出

(17)

31

力する。そしてこのヒストグラム値73を元に階調制御点算出回路74にて階調制御点75が算出され、任意曲線 γ 補正回路76の階調補正特性を決定する。ヒストグラム検出回路72は、当該フレームのカラー映像信号71のヒストグラムを順に検出し、当該フレームのカラー映像信号71が1フレーム分全て入力された後、検出されたヒストグラム値がラッチされヒストグラム値73を出力する。したがって、ヒストグラム値73が出力されるときは、当該フレームの次のフレームのカラー映像信号71が入力されてくることになるので、ヒストグラム値73は対応するカラー映像信号71に対して時間的に1フレーム遅れることになる。したがって、階調制御点算出回路74の出力する階調制御点も1フレーム遅れることになり、任意曲線 γ 補正回路76の階調補正特性の決定も1フレーム遅れてしまう。

【0092】そこで、フレームメモリ150を用いてカラー映像信号71を蓄え、1フレーム期間遅延した後にカラー映像信号151を任意曲線 γ 補正回路76に出力する。任意曲線 γ 補正回路76に入力されるカラー映像信号151と階調制御点75は、ともに1フレーム遅れたものとなる。この1フレーム遅れたカラー映像信号151を元に階調制御点75は算出されたのであるから、当該フレームのカラー映像信号151の階調特性がそのまま時間的に一致して階調制御点75に反映され、これが任意曲線 γ 補正回路76の階調補正特性となる。

【0093】以上のように第6の実施例では、カラー映像信号を1フレーム遅延させるフレームメモリを設けたことにより、当該フレームのカラー映像信号の階調特性をもとに階調補正特性が決定されるので、より精度の高い階調補正を行うことができ、高画質な液晶表示装置が実現できる。

【0094】次に本発明第7の実施例を図32を用いて説明する。第7の実施例は、カラー映像信号71がRGBを表わすカラー映像信号ではなく、Y/C信号(Yは明るさ、Cは色差)で表わされるカラー映像信号に適用した例である。

【0095】図32は、本発明第7の実施例を適用した液晶表示装置のブロック図であり、90は色差信号、161は明るさ信号であり、カラー映像信号71は色差信号160と明るさ信号161により成る。162は階調補正された明るさ信号であり、163は色差信号160と明るさ信号162からRGBのカラー信号に変換するカラーデコーダである。なお、このカラーデコーダ163であるが、広くテレビジョン受像器などに内蔵されているY/C信号からRGB信号に変換するいわゆるRGBマトリックス回路と同じである。

【0096】次に、第7の実施例の動作を説明する。カラー映像信号71の色差信号160はカラーデコーダ163に入力される。一方、明るさ信号161はヒストグラム検出回路72及び任意曲線 γ 補正回路76に入力さ

32

れる。ヒストグラム検出回路72は、第3の実施例と同様に図19に示したものと同様であるが、入力される信号が既に明るさ信号161であるので、図19のY値計算回路79は不要である。したがってヒストグラム検出回路72に入力された明るさ信号161は直接パルス発生回路81に入力される。ヒストグラム検出回路72は、第3及び第4の実施例で述べたようにカラー映像信号71の明るさの頻度を示すヒストグラムを検出してヒストグラム値73を出力する。そしてこのヒストグラム値73を元に階調制御点算出回路74にて階調制御点75が算出され、任意曲線 γ 補正回路76の階調補正特性を決定する。そして明るさ信号161は任意曲線 γ 補正回路76により階調特性が補正される。そして任意曲線 γ 補正回路76は新たに明るさ信号162としてカラーデコーダ163に出力する。なお、任意曲線 γ 補正回路76は、第3の実施例と同様に図22で示したものと同様であるが、入力される信号が既に明るさ信号161のみであるため折線近似回路は1系統のみでよい。以上のように階調補正された明るさ信号162と色差信号160からカラーデコーダ163は、RGBのカラー表示データ77に変換する。そしてこのカラー表示データ77は液晶モジュール78に入力され画像が表示される。

【0097】以上のように本発明第7の実施例によれば、明るさ信号に対して当該フレームの明るさのヒストグラムに応じて階調補正を行い、色差信号に対しては何ら補正を加えないため、階調補正ともなう色相の変化や色のにじみなどは発生することなく、高精度に明るさ成分のみ階調補正を行うことができ、高画質な液晶表示装置が実現できる。

【0098】次に本発明の第8の実施例を図33を用いて説明する。第8の実施例は、ヒストグラム検出回路72、階調制御点算出回路74、任意曲線 γ 補正回路76を液晶モジュールに内蔵した構成の実施例である。

【0099】始めに図33の概略説明と符号を説明する。図33は、本発明第8の実施例を適用した液晶表示装置のブロック図であり、171はヒストグラム検出回路72と階調制御点算出回路74、任意曲線 γ 補正回路76で構成されるインタフェース回路、172は画素がマトリックス状に配置された液晶パネル、173はカラー表示データ77に対応した液晶パネル172を表示させるための階調駆動電圧を出力するデータドライバ、174は液晶パネル172を表示させるための走査電圧を出力する走査ドライバ、175は上記インタフェース回路171と液晶パネル172、データドライバ173、走査ドライバ174で構成される液晶モジュールである。なおその他の部分は既に第3の実施例で説明したものと同一なので説明は省略する。

【0100】次に第8の実施例の動作を説明する。図33において、インタフェース回路171は入力されたカラー映像信号71をカラー表示データ77に階調変換し

(18)

33

でデータドライバ 173 に出力する。インタフェース回路 171 に入力されたカラー映像信号 71 は、ヒストグラム検出回路 72 とともに任意曲線補正回路 76 に入力される。ヒストグラム 2 に入力されたカラー映像信号 71 は、1 フレーム中のカラー映像信号 71 の明るさの頻度分布を調べ、その結果をヒストグラム値 73 として出力し、階調制御点算出回路 74 に出力する。階調制御点算出回路 74 はヒストグラム値 73 を元に任意曲線補正回路 76 に与える階調特性補正のための階調制御点 75 が計算され、任意曲線補正回路 76 に出力する。任意曲線補正回路 76 は、入力階調と出力階調との関係が階調制御点 75 で定められた特性となるようカラー映像信号 71 を階調補正し、カラー表示データ 77 としてデータドライバ 173 に出力する。データドライバ 173 は、入力されたカラー表示データ 77 を液晶駆動電圧に変換して液晶パネル 102 に出力し表示させるための回路である。一方、走査ドライバ 174 は、マトリクス状に配置された画素を行毎に選択して走査するものであり、走査ドライバ 174 で選択した行にある各画素に対して、データドライバ 173 から出力された液晶駆動電圧が印加され、液晶パネル 102 に表示を行う。なお、インタフェース回路 171 は、第 1 の実施例のヒストグラム検出回路 72 と階調制御点算出回路 74 と任意曲線補正回路 76 と同じ動作であり詳細な説明は省略するが、インタフェース回路 171 により入力されたカラー映像信号 71 の明るさのヒストグラムに適応して、ヒストグラム上で頻度の高い区分の階調のコントラストを強調し、頻度の低い区分の階調のコントラストを抑えることで、液晶パネル 172 での表示のめりはりをつけることができる。しかもカラー映像信号に適応してコントラスト制御を行うために、多種多様な映像信号にも対応できる。特に動画などの映像シーンが次々と変わっていく映像信号においても、常に最適なコントラスト制御を行うことができるので、液晶パネル 172 のもつ表示特性やコントラストを考慮した最適な画質で表示を行うことができる。しかもインタフェース回路 171 を液晶パネル 172 とデータドライバ 173、走査ドライバ 174 とともに液晶モジュール 175 に内蔵したことで、特に動画表示に最適な液晶モジュールをコンパクトに構成することができる。

【0101】以上説明した第 1～第 8 の実施例は、各々組み合わせて実施することも可能である。

【0102】例えば、第 5 及び第 6 の実施例を組み合わせる場合、図 31 の回路の階調制御点算出回路 74 と任意曲線補正回路 76 の間に、図 29 のローパスフィルタ 140 を挿入すればよい。この実施例の効果は、カラー映像信号を 1 フレーム遅延させるフレームメモリを設けたことにより、当該フレームのカラー映像信号の階調特性をもとに階調補正特性が決定されるので、より精度の高い階調補正を行うことができるとともに、ローパス

34

フィルタを設けたことにより、映像シーンの変化にともない階調補正曲線が急激に変化することが緩和され、特に動画等の映像が刻々と変化する映像に対して階調補正曲線も徐々にその特性が変化するのでなめらかな映像を表示することが可能となるので、高画質な液晶表示装置が実現できる。

【0103】また第 7 の実施例は、入力のカラー映像信号 71 が Y/C 信号である。この変形例として、入力のカラー映像信号 71 は RGB 信号とし、これを入力してこれを一度 Y/C 信号に変換するカラーエンコーダを設置し、このカラーエンコーダの出力する Y/C 信号を図 32 のカラー映像信号 71 とするように構成してもよい。このような第 7 の実施例の変形例では、明るさ信号に対して当該フレームの明るさのヒストグラムに応じて階調補正を行い、色差信号に対しては何ら補正を加えないため、階調補正ともなう色相の変化や色のにじみなどは発生することなく、高精度に明るさ成分のみ階調補正を行うことができ、高画質な液晶表示装置が実現できる。

【0104】さらに第 8 の実施例のインタフェース回路 101 を第 3 の実施例の図 18 の回路で構成するだけでなく、第 4～第 7 の実施例による回路に置き換えてもよい。この場合、インタフェース回路 171 を液晶パネルとデータドライバ、走査ドライバとともに液晶モジュールに内蔵したことで、特に動画表示に最適な液晶モジュールをコンパクトに構成することができる。

【0105】以上のように本発明の実施例によれば、入力されたカラー映像信号の明るさのヒストグラムに適応して、ヒストグラム上で頻度の高い区分の階調のコントラストを強調し、頻度の低い区分の階調のコントラストを抑えるように動作するので、表示のめりはりをつけることができるのに加え、カラー映像信号に適応してコントラスト制御を行うために、多種多様な映像信号にも対応できる。特に動画などの映像シーンが次々と変わっていく映像信号においても、常に最適なコントラスト制御を行うことができるので、液晶表示装置のもつ表示特性やコントラストを考慮した最適な画質で表示を行うことができ、高画質な液晶表示装置が実現できる。

【0106】さらにヒストグラム検出回路の閾値の設定を変更可能とすることで、液晶に特有の階調特性も考慮にいたれた階調補正を行うことができるので、液晶表示装置としてリニアな階調特性の表示を提供することができる。さらに閾値の設定により、液晶表示装置として自由な明るさが設定できる階調特性を得ることが可能となる。

【0107】

【発明の効果】本発明によれば、表示装置における明るさの設定を、よりきめ細かく行うことが可能になる。

【図面の簡単な説明】

【図 1】本発明の第 1 の実施例の表示装置のシステム構

(19)

35

成の概略図。

【図2】本発明の第1の実施例の表示装置のシステム構成の詳細図。

【図3】本発明の第1の実施例の輝度信号生成部のシステム構成の詳細図。

【図4】本発明の第1の実施例の入力映像特性検出部のシステム構成の詳細図。

【図5】本発明の第1の実施例の折線ポイント生成部のシステム構成の詳細図。

【図6】本発明の第1の実施例の折線ポイント生成部の入出力輝度特性図（第1の特性例）。

【図7】本発明の第1の実施例の入力映像特性帰還制御部のシステム構成の詳細図。

【図8】本発明の第1の実施例の折線ポイント生成部の入出力輝度特性（第2の特性例）。

【図9】本発明の第1の実施例の折線ポイント生成部の入出力輝度特性（第3の特性例）。

【図10】本発明の第1の実施例の折線ポイント生成部の入出力輝度特性（第4の特性例）。

【図11】本発明の第1の実施例の折線ポイント生成部の入出力輝度特性（第5の特性例）。

【図12】本発明の第1の実施例の折線ポイント生成部の入出力輝度特性の（第6の特性例）。

【図13】本発明の第1の実施例のポイント間階調演算部のシステム構成の詳細図。

【図14】本発明の第1の実施例のポイント間階調演算部の動作を説明するため概念図。

【図15】本発明の第2の実施例の表示装置のシステム構成の詳細図。

【図16】本発明の第2の実施例のバックライト光量制御を説明するための概念図。

【図17】本発明の第2の実施例のバックライト光量制御のフローチャート。

【図18】本発明の第3の実施例の液晶表示装置のブロック図。

【図19】本発明の第3の実施例のヒストグラム検出回路の構成図。

【図20】本発明の第3の実施例のY値計算回路の構成図。

【図21】本発明の第3の実施例の階調制御点算出回路の構成図。

【図22】本発明の第3の実施例の任意曲線 γ 補正回路の構成図。

【図23】本発明の第3の実施例のヒストグラム検出回路から出力されるヒストグラム値のグラフ。

【図24】本発明の第3の実施例の任意曲線 γ 補正回路の入力階調と出力階調の関係を示す図。

【図25】本発明の第3の実施例の液晶表示装置の液晶

36

を透過する光の量と電気信号（電圧実効値）との関係を示す図。

【図26】本発明の第3の実施例の液晶表示装置の入力表示データ（階調データ）と液晶の光の透過率との関係を示す図。

【図27】本発明の第3の実施例の液晶表示装置の入力（階調データ）と液晶の光の透過率との関係に対して、各ヒストグラム分布の区分を変更する様子を示す図。

【図28】本発明の第4の実施例のパルス発生回路の詳細な構成図。

【図29】本発明の第5の実施例の液晶表示装置のブロック図。

【図30】本発明の第5の実施例のローパスフィルタの詳細な構成図。

【図31】本発明の第6の実施例の液晶表示装置のブロック図。

【図32】本発明の第7の実施例の液晶表示装置のブロック図。

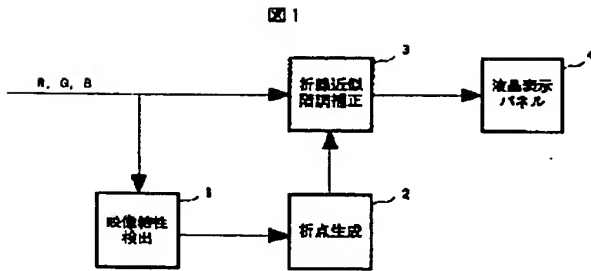
【図33】本発明の第8の実施例の液晶表示装置のブロック図。

【符号の説明】

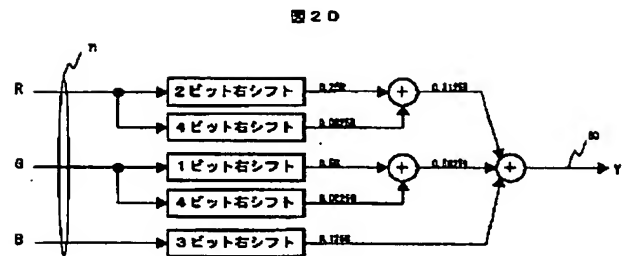
1…映像特性検出部、2…折れ点生成部、3…折線近似階調補正部、4…液晶表示パネル、5…スイッチ回路、6…A/Dコンバータ、7…輝度/色信号分離制御部、8…信号処理制御部、9…輝度信号生成部、10～12…スイッチ回路、13～15…入力映像特性検出部、16～18…折線ポイント生成部、19～21…ポイント間階調演算部、22…同期信号制御部、23…マイコン、24…マイコン制御部、25…液晶モジュール、26…検出期間設定部、27…入力階調分割数設定部、28…入力映像データ階調領域検出部、29…第1階調領域カウンタ、30…第2階調領域カウンタ、31…第n階調領域カウンタ、32…第1データ・ホールドラッチ、33…第2データ・ホールドラッチ、34…第nデータ・ホールドラッチ、35…m倍乗算回路、36…2×m倍乗算回路、37…n×m倍乗算回路、38…加算回路、39…n×m除算回路、40…平均輝度データ・ホールドラッチ、41…大小比較回路、42…大小比較回路、43…ドットデータラッチ回路、44…ドットデータラッチ回路、45…最大輝度データ・ホールドラッチ、46…最小輝度データ・ホールドラッチ、47…入力映像特性帰還制御部、48…折線ポイント設定レジスタ用ライトクロック、49～57…折線ポイント設定レジスタ、58…スイッチ回路、59…折線ポイント補正データ保持用レジスタ、60…折線ポイントデータ生成部、61…スイッチ回路、62…セレクト回路、63…セレクト回路、64…階調演算制御部、65…バックライト制御部。

(20)

【図 1】

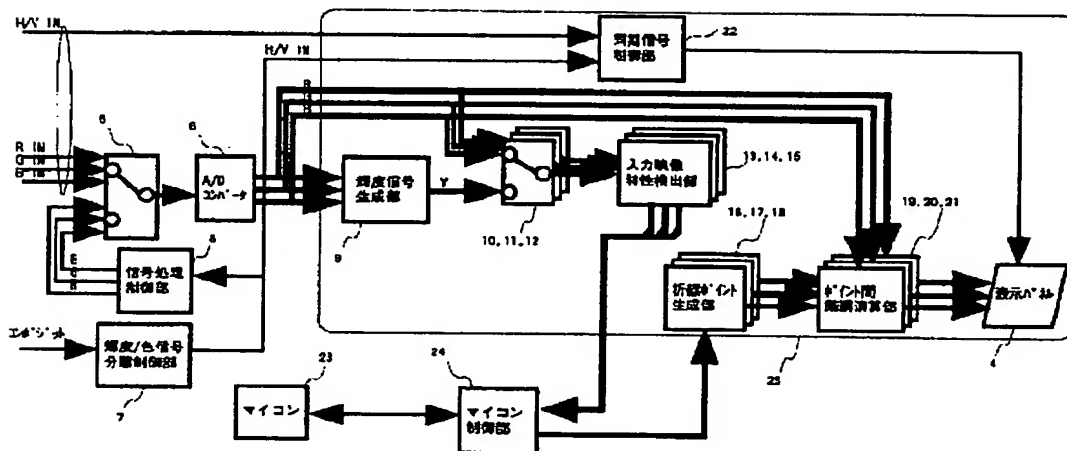


【図 20】



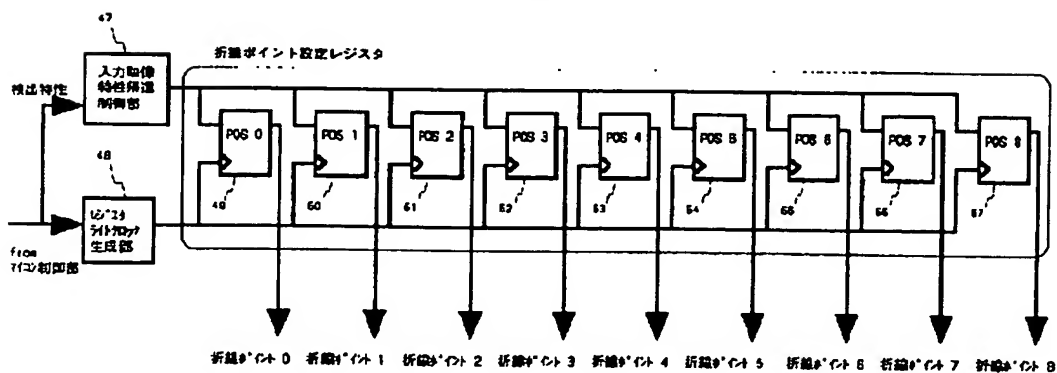
【図 2】

図 2



【図 5】

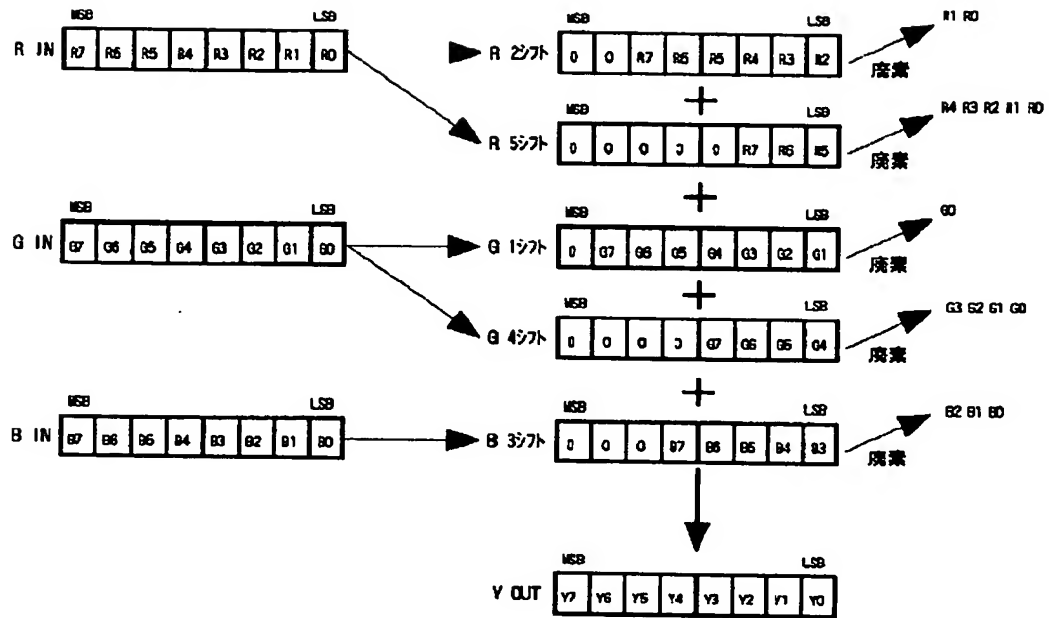
図 5



(21)

【図3】

図3



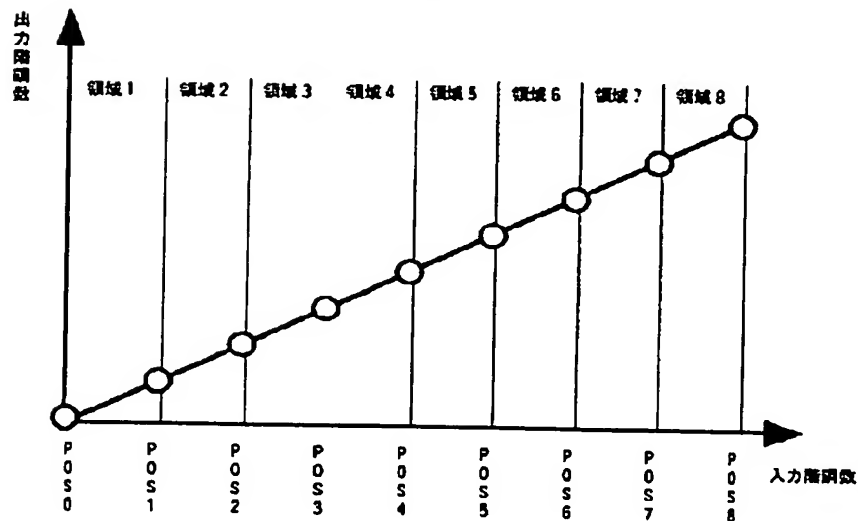
$$Y OUT = 0.298 \cdot R + 0.587 \cdot G + 0.114 \cdot B$$

↓ 近似処理

$$Y OUT = 0.261 \cdot R + 0.583 \cdot G + 0.125 \cdot B$$

【図6】

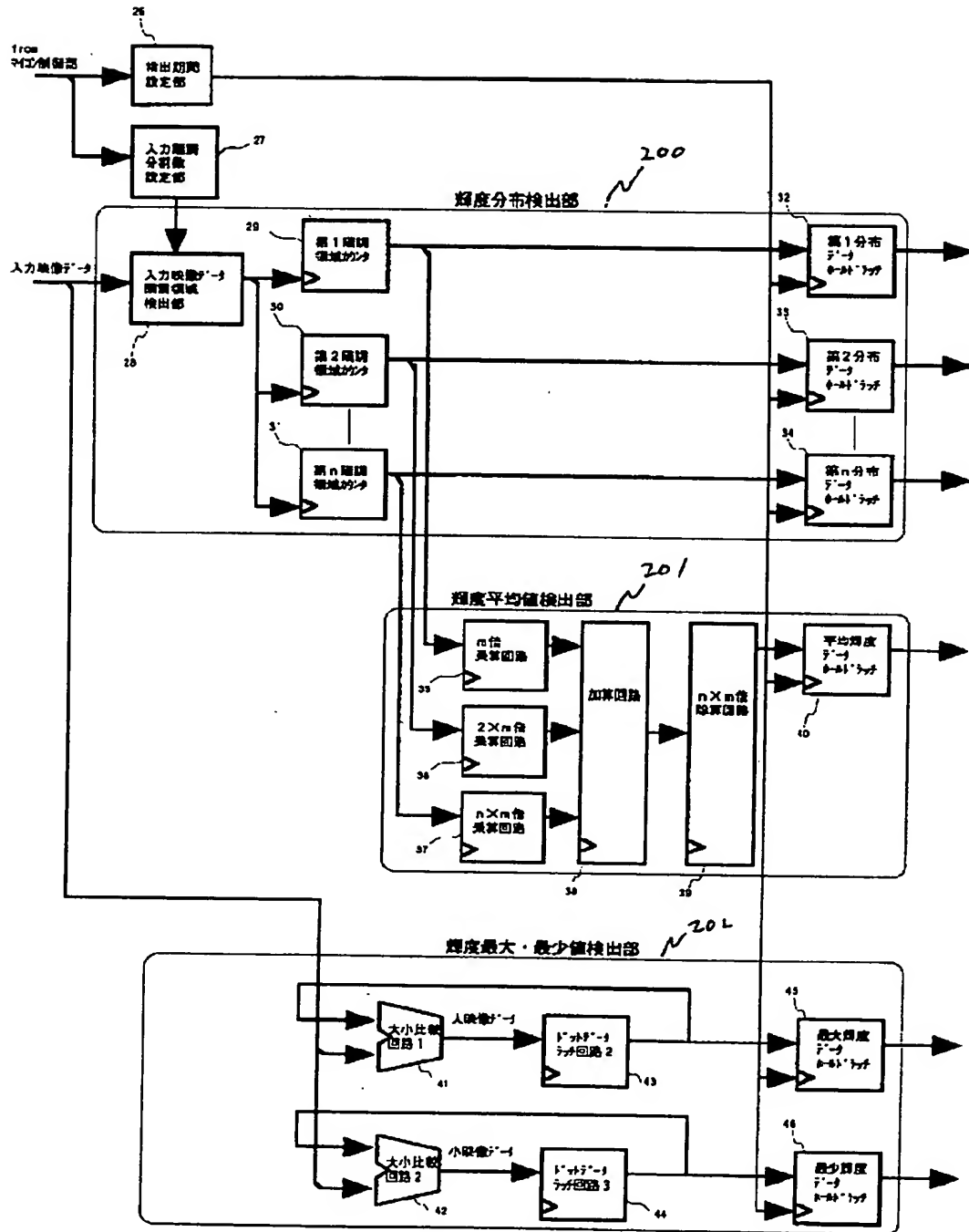
図6



(22)

【図4】

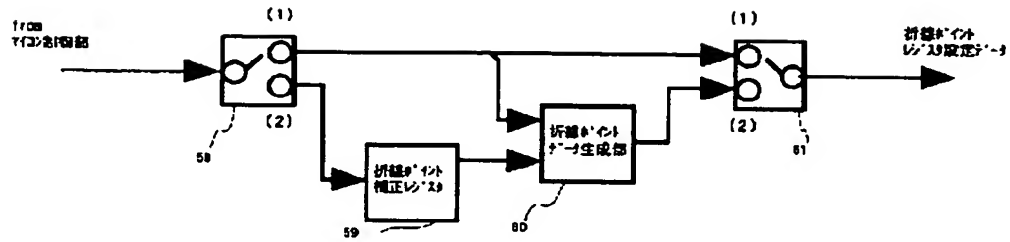
図4



(23)

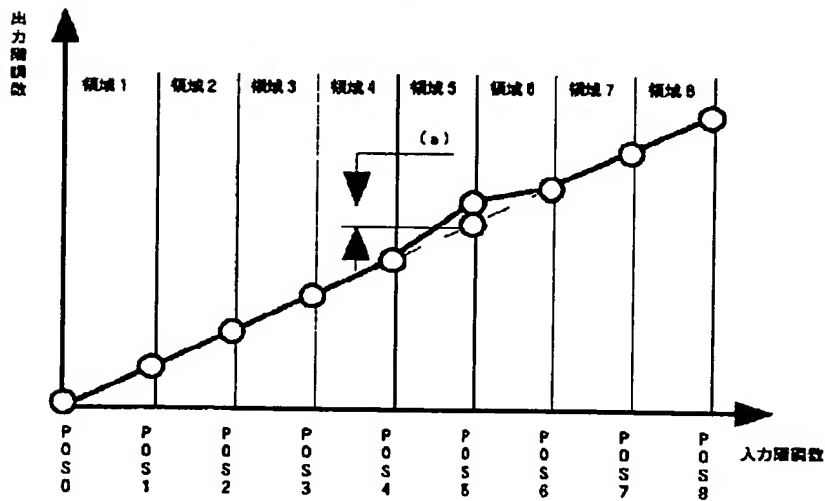
【図7】

図7



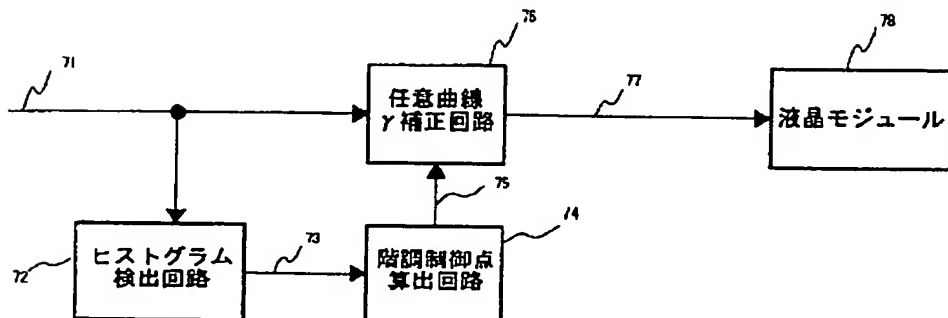
【図8】

図8



【図18】

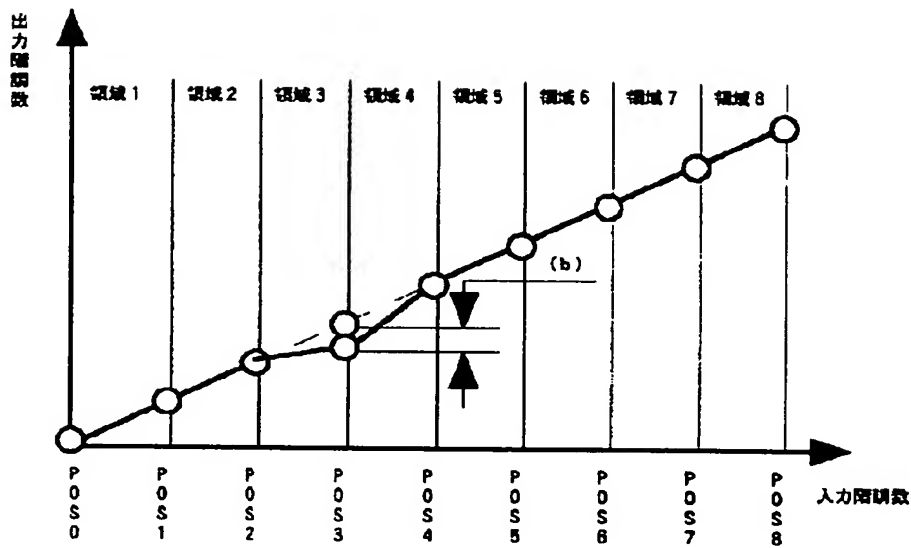
図18



(24)

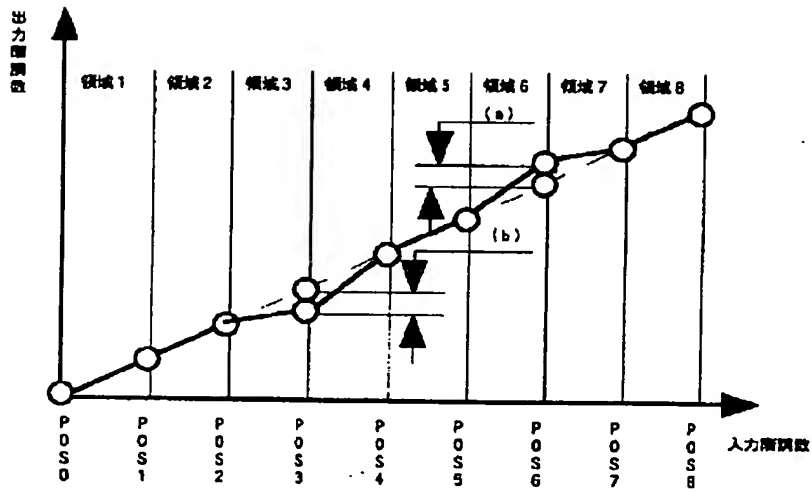
【図 9】

図 9



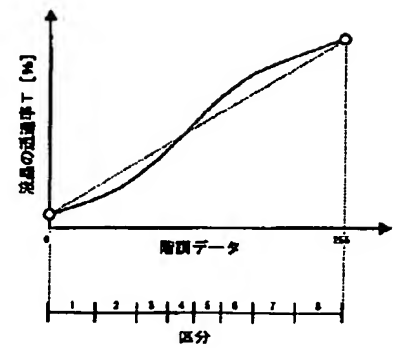
【図 10】

図 10

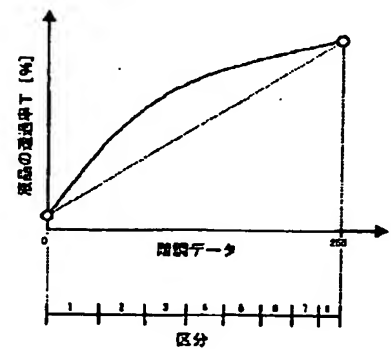


【図 27】

図 27
A



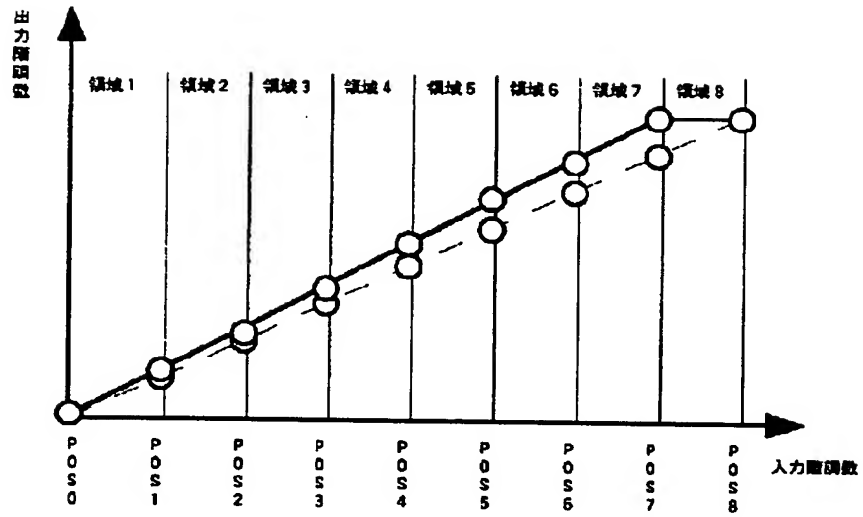
B



(25)

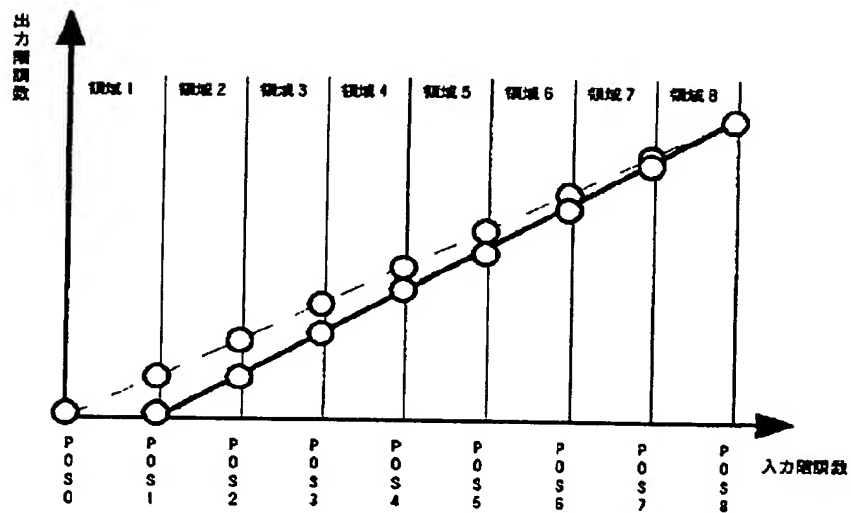
【図 1 1】

図 1 1



【図 1 2】

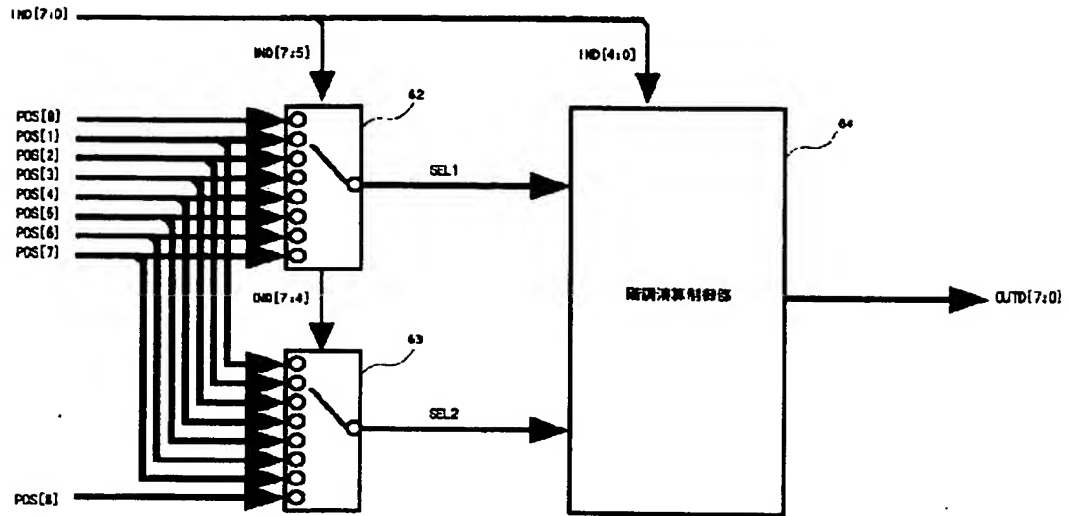
図 1 2



(26)

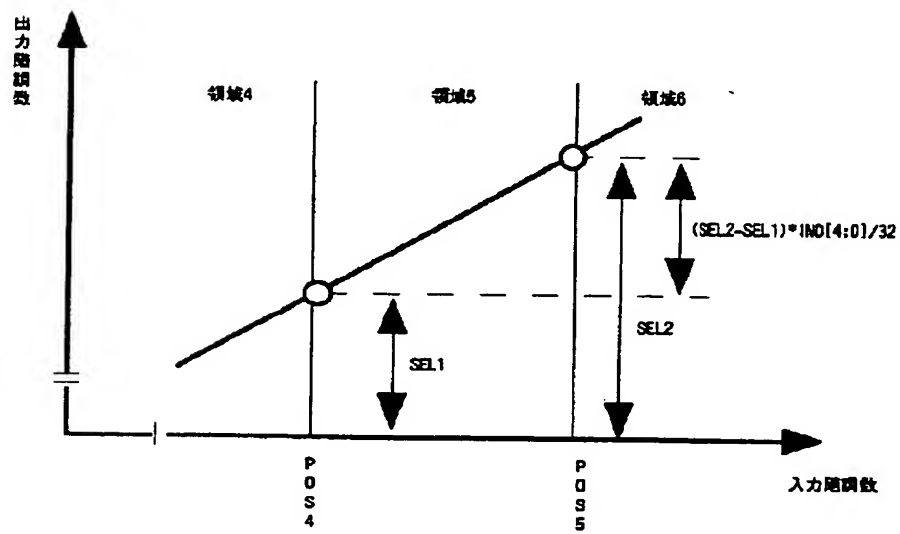
【図 13】

図 13



【図 14】

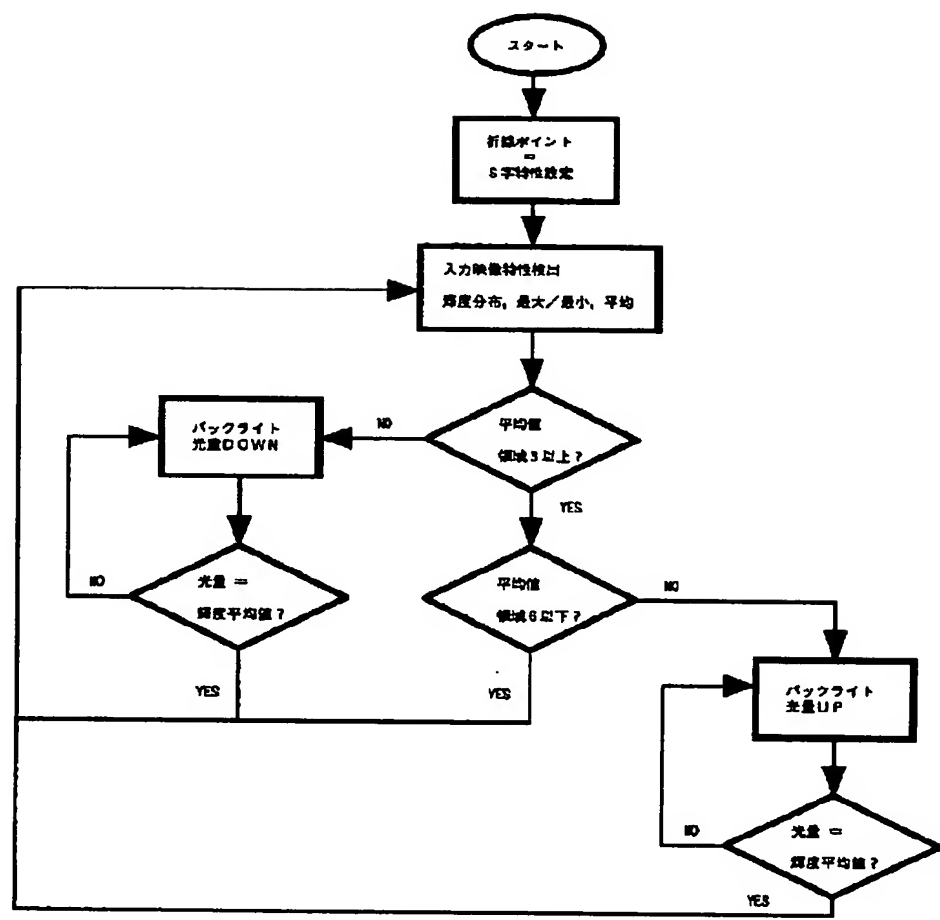
図 14



(28)

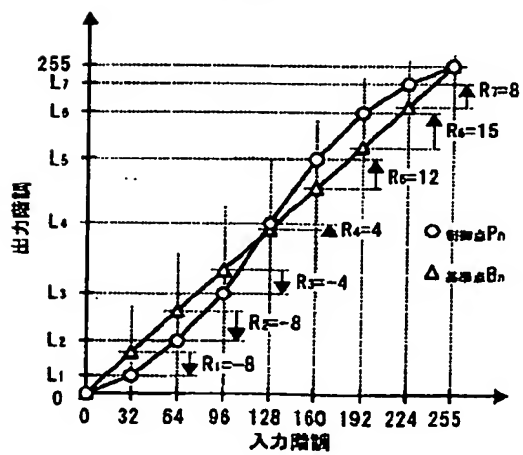
【図 17】

図 17



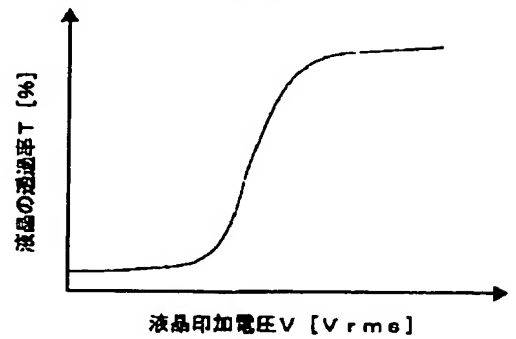
【図 24】

図 24



【図 25】

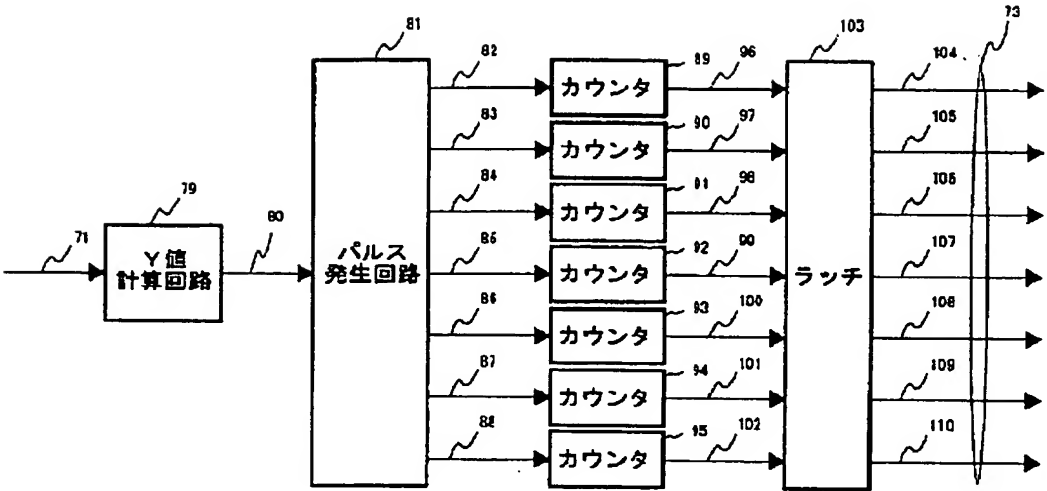
図 25



(29)

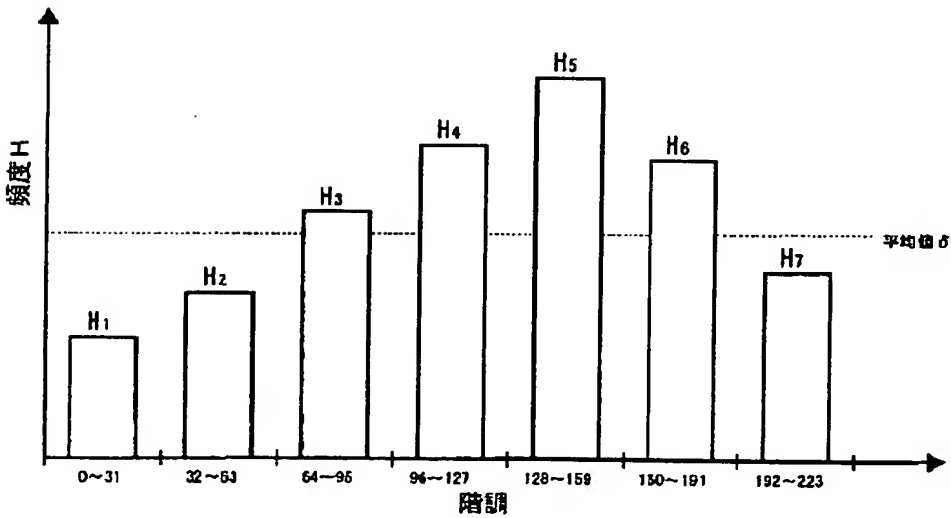
【図 19】

図 19



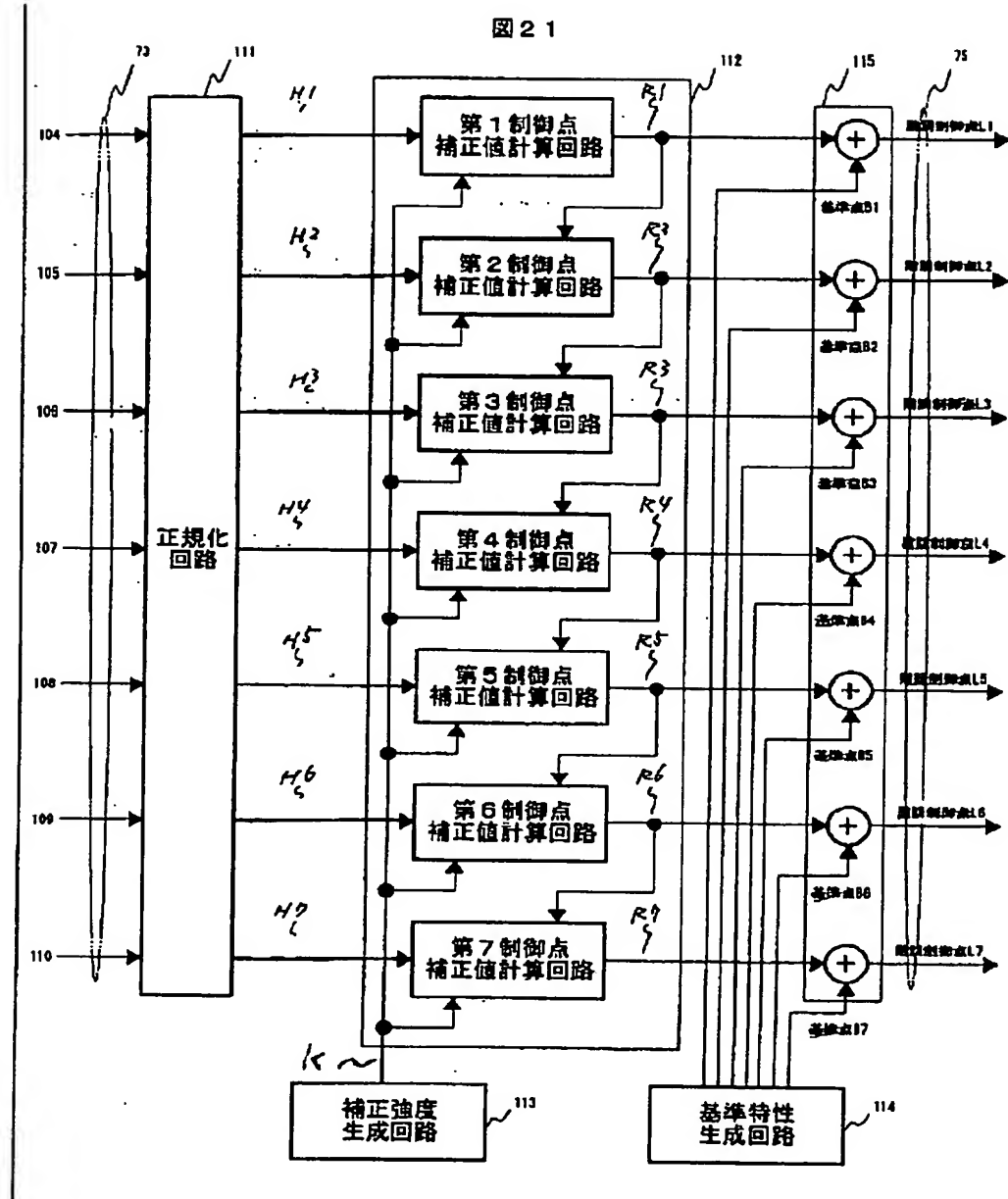
【図 23】

図 23



(30)

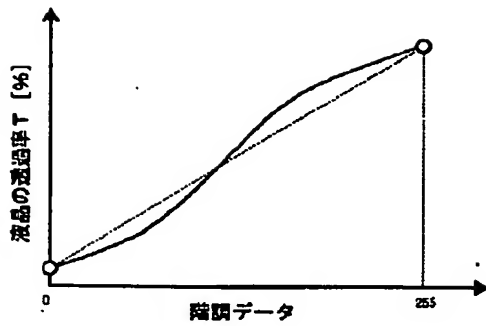
【図 2 1】



(32)

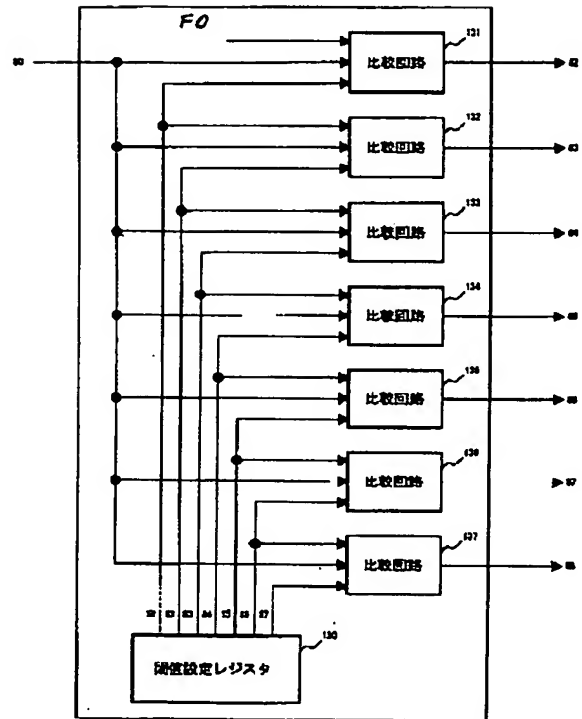
【図 26】

図 26



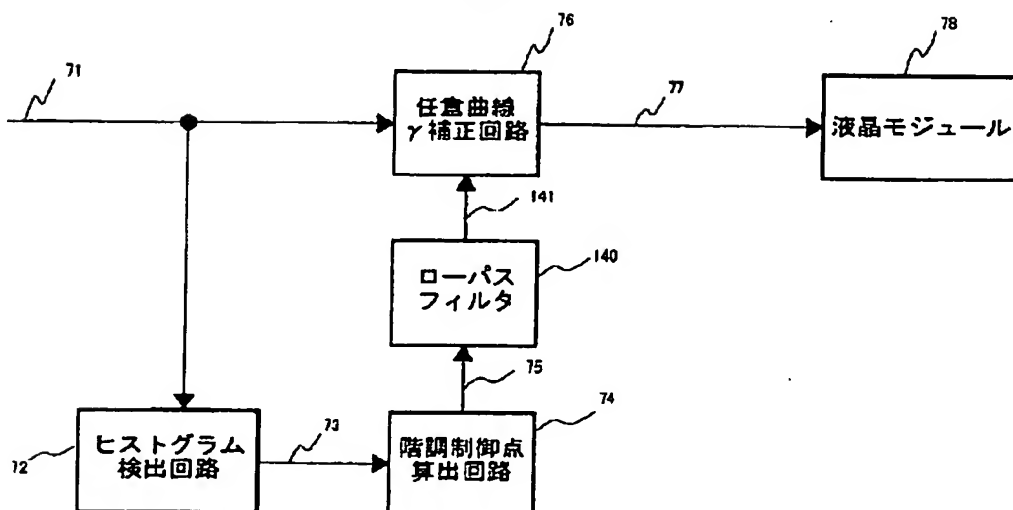
【図 28】

図 28



【図 29】

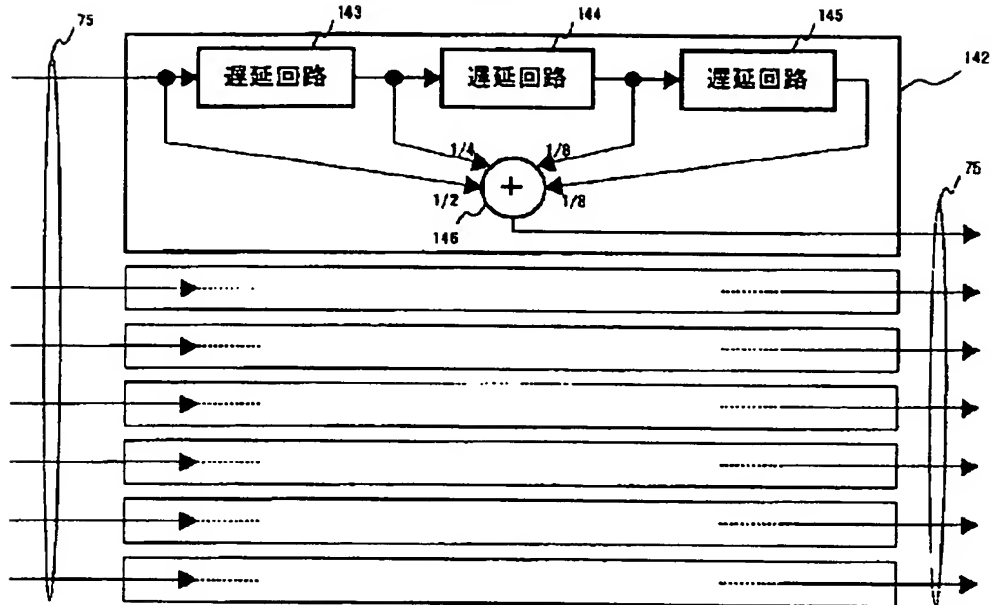
図 29



(33)

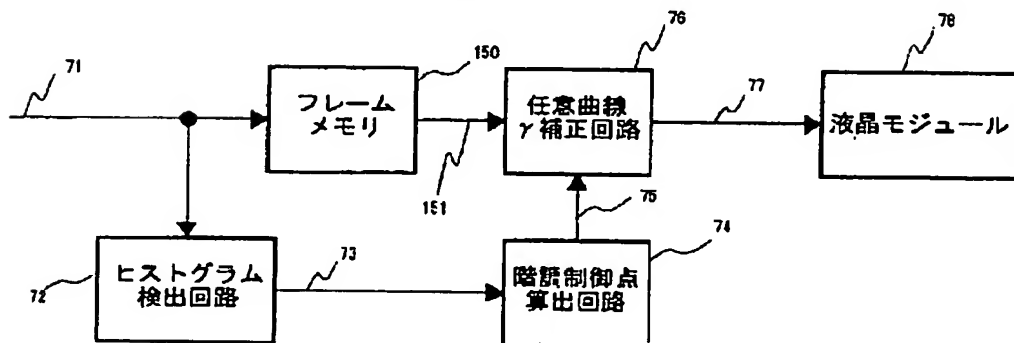
【図30】

図30



【図31】

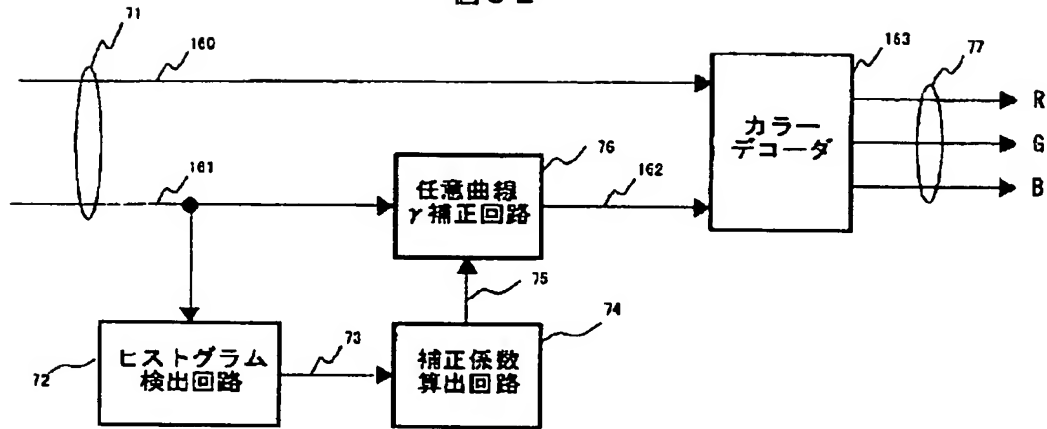
図31



(34)

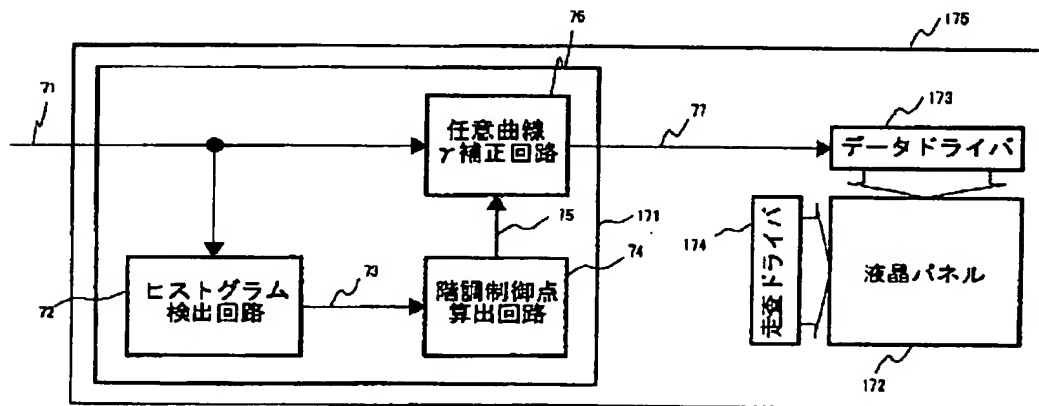
【図 3 2】

図 3 2



【図 3 3】

図 3 3



フロントページの続き

(51)Int.Cl. 7

H 0 4 N 5/66

識別記号

F I

H 0 4 N 5/66

テーマコード* (参考)

A

(72)発明者 西谷 茂之
神奈川県川崎市麻生区王禅寺1099番地 株
式会社日立製作所システム開発研究所内

(72)発明者 前田 武
神奈川県横浜市戸塚区吉田町292番地 株
式会社日立画像情報システム内

(72)発明者 川辺 和佳
神奈川県川崎市麻生区王禅寺1099番地 株
式会社日立製作所システム開発研究所内

(72)発明者 栗原 博司
千葉県茂原市早野3300番地 株式会社日立
製作所ディスプレイグループ内

(72)発明者 高木 徹夫
神奈川県横浜市戸塚区吉田町292番地 株
式会社日立マイクロソフトウェアシステム
ズ内

(35)

(72)発明者 大橋 俊明
神奈川県海老名市下今泉810番地 株式会
社デジタルメディアシステム事業部内